WO 2006/022142 1 PCT/JP2005/014658

## 明細書

## 3相PWM信号発生装置

### 技術分野

[0001] この発明は、半導体ス不ッチング素子を用いた3相電圧型インバータ装置において その半導体ス不ッチング素子によるス不ッチングモードを規定する3相のPWM(パル ス幅変調)信号を発生する3相PWM信号発生装置に関するものである。

#### 背景技術

- [0002] 例えば冷凍空調装置の電動機を駆動制御するインバータ装置には、3相電圧型インバータ装置が用いられている。以下に、この発明の理解を容易にするため、図36~図42を参照して、従来のインバータ装置の構成と動作について説明する。
- [0003] 図36は、従来のインバータ装置の構成例を示すブロック図である。図36に示す従来のインバータ装置は、インバータ主回路1と、インバータ主回路1が備える半導体ス不ソチング素子の駆動信号である3相PWM信号を発生するインバータ制御部2とを備えている。つまり、この発明は、インバータ制御部2の改良に関するものである。
- [0004] インバータ主回路1は、母線電圧Vdcを与える直流電源3と、直流電源3の正極端に接続される直流母線4aと負極端に接続される直流母線4bとの間に直列に接続される3組の半導体ス不ッチング素子(5a,5b)(5c,5d)(5e,5f)および各半導体スイッチング素子に並列に接続されるフライホイールダイオード6a~6fとを備え、3組の半導体ス不ッチング素子(5a,5b)(5c,5d)(5e,5f)の各直列接続端に電動機7が接続される周知の回路である。
- [0005] そして、例えば直流母線4bには、インバータ制御部2で用いる直流母線電流Idcを検出する直流電流検出手段9が設けられる。この直流電流検出手段9は、直流母線4bに挿入された検出素子(抵抗器やカレントトランスなど)と、その検出素子(抵抗器)の両端電圧、あるいはその検出素子(カレントトランス)の出力電圧を増幅する増幅器とを備え、この増幅器の出力電圧を電流換算することで直流母線電流Idcを得るよっになっている。
- [0006] インバータ制御部2は、直流電流検出手段9から入力する直流母線電流Idcから相

- [0007] 次に、インバータ制御部2の動作について説明する。インバータ主回路1の半導体ス不ッチング素子5a~5fは、正極側の直流母線4aに接続されている半導体ス不ッチング素子5a、5c、5eがオン動作するか負極側の直流母線4bに接続されている半導体ス不ッチング素子5b、5d、5fがオン動作するかのどちらかであり、3相分あるので、全部で8種類(2³=8)のス不ッチングパターンないしはス不ッチングモードが存在する。これが、電動機7への出力状態である。
- [0008] そこで、半導体ス不ッチング素子の状態表記として、半導体ス不ッチング素子のオン動作状態を論理値1と表記し、オフ動作状態を論理値0と表記し、電動機7への8種類の出力状態を次のようにしてVO~V7の8種類の電圧ベクトル(基本電圧ベクトル)に対応付ける。この8種類の電圧ベクトルのうち、V1~V6はベクトル長を持つ6つのス不ッチングモードに対応した電圧ベクトルであり、残りのVO、V7はベクトル長を持たない2つのス不ッチングモードに対応した電圧ベクトルである。ここで、電圧ベクトルVO、V7は特別にゼロベクトル」と称されている。電圧ベクトルV1~V6は 基本電圧ベクトル」と称してゼロベクトル」と区別する場合が多い。
- [0009] すなわち、電圧ベクトルV1~V6の対応関係では、直流母線4aに接続される(W相正極側ス不ッチング素子の論理状態、V相正極側ス不ッチング素子の論理状態、U相正極側ス不ッチング素子の論理状態)が、(0,0,1)の場合を電圧ベクトルV1とし、(0,1,0)の場合を電圧ベクトルV2とし、(0,1,1)の場合を電圧ベクトルV3とし、(1

- ,0,0 の場合を電圧ベクトルV4とし、(1,0,1)の場合を電圧ベクトルV5とし、(1,1,0)の場合を電圧ベクトルV6とする。
- [0010] また、2つのゼロベクトルVO, V7の対応関係では、直流母線4aに接続される(W相正極側スイッチング素子の論理状態、V相正極側スイッチング素子の論理状態、U相正極側スイッチング素子の論理状態)が、(0,0,0)の場合をゼロベクトルVOとし、(1,1,1)の場合をゼロベクトルV7とする。
- [0011] 6つの電圧ベクトルV1~V6の発生中においては、電動機7の巻線に流れる電流は、直流母線4a,4bに流れるので、直流電流検出手段9にて検出することができ、直流母線電流Idcとして観測することができる。一方、ゼロベクトルVO,V7については、直流母線電流Idcとして観測することはできない。
- [0012] 図37は、以上説明した8種類の電圧ベクトル(基本電圧ベクトル)、対応するスインチングモート及び直流母線電流Idcとして観測できる相電流の関係をまとめて示したものである。図37に示すよっに、相電流は、ゼロベクトルVO、V7では、観測不可であるが、電圧ベクトルV1では「fu (U相電流)」として観測され、電圧ベクトルV2では「v (V相電流)」として観測され、電圧ベクトルV3では「一Iw(W相電流)」として観測され、電圧ベクトルV4では「w」として観測され、電圧ベクトルV5では「ーIv」として観測され、電圧ベクトルV6では「ーIu」として観測される。
- [0013] さて、電動機7を円滑に回転させるためには、所望の電圧・周波数に対応した磁束を得る必要がある。これは、上記した8種類の電圧ベクトルを適当に組み合わせることで実現することができる。図38は、以上説明した8種類の電圧ベクトル(基本電圧ベクトル)の位相関係、インバータ回転角と電圧指令ベクトルとの関係を説明する図である。図38では、インバータ回転方向が時計回り方向である場合に6つの電圧ベクトルV1~V6は、位相平面上に、時計回り方向にV1、V3、V2、V6、V4、V5の順序で60度の位相差を持って配置され、原点位置に2つのゼロベクトルV0、V7が示されている。
- [0014] また、図38では、電圧ベクトルV1 (U相) の方向を初期位相としたインバータ回転 角  $\theta$  が電圧指令ベクトル $V^*$ の位相を与えることが示されている。そして、インバータ回 転方向において生ずる上記した $\theta$ つの電圧ベクトルの中の $\theta$ 1つと電圧指令ベクトル $\theta$

との間の位相角は空間ベクトル回転角  $0^*$ と称されている。なお、空間ベクトル回転角  $0^*$ の角度範囲は、0度  $= 0^*$  < 6 0度 である。

- [0015] 各電圧ベクトルの発生割合は、母線電圧に対する出力電圧の割合である変調率によって定まる。また、各電圧ベクトルの発生時間は、電圧指令ベクトルV\*と空間ベクトル回転角 0 \*とによって決定される。そこで、相電流判別手段皿では、各電圧ベクトルの発生中に図37に示す一覧テーブルに従って直流母線電流Idcから相電流Iu、Iv、Iwを求める。
- [0016] 次いで、励磁電流及びトルク電流を求める手段12では、例えば、式(1)に示すような3相2相変換行列[C<sub>1</sub>]および式(2)に示すような回転行列[C<sub>2</sub>]を用いて、相電流判別手段皿が求めた相電流1u, Iv, Iwを励磁電流I<sub>γ</sub>(γ軸電流)及びトルク電流18(8軸電流)に変換する。なお、式(2)において、0はインバータ回転角であり、回転方向が時計回りの場合を示す。

[0017] [数1]

[C] 
$$\int_{\mathbf{F}} \sqrt{\frac{2}{3}} \begin{bmatrix} 1 & -\frac{1}{2} & -\frac{1}{2} \\ 0 & \frac{\sqrt{3}}{2} & -\frac{\sqrt{3}}{2} \end{bmatrix}$$
 ... (1')

[0018] [数2]

$$[C_2] = \begin{bmatrix} \cos\theta & \sin\theta \\ -\sin\theta & \cos\theta \end{bmatrix} \qquad \cdots (2)$$

[0019] ここで、励磁電流及びトルク電流を求める手段12が準拠する座標系が、d-q軸ではなく、v-6軸となっている点について説明する。すなわち、電動機7の回転子上でN極側をd軸とし、回転方向に9 0度(電気角)進んだ位相をq軸とする。しかし、同期電動機の駆動にパルスエンコーダ等の回転子位置を検出するセンサを用いない場合には、インバータ制御部2では回転子のd-q軸座標を正確に捉えることができず、実際にはd-q軸座標系と位相差a-6だけずれて制御している。この位相差a-6だけずれた座標系は、一般にa-6中座標と称され、これを用いるのが慣例となっている。この明細書では、これに準じている。

- [0020] 次に、電圧指令ベクトル演算手段13では、励磁電流及びトルク電流を求める手段1 2が求めた励磁電流 $I_{\gamma}$  ( $\gamma$  軸電流)及びトルク電流 $I_{\delta}$  ( $\delta$  軸電流)に基づき速度制御を含む各種ベクトル制御演算を行い、次の制御に用いる電圧指令ベクトル $V^*$ の大きさと位相を求める。この位相角は、上記のようにインバータ回転角 $\theta$  である。
- [0021] PWM信号作成手段14では、後述する各種類の方式によって、電圧指令ベクトル V\*に基づき通電時間信号Tup, Tun, Tvp, Tvn, Twp, Twnを作成する。これによって、PWM信号発生手段15が、通電時間信号Tup, Tun, Tvp, Tvn, Twp, Twn nから半導体ス不ッチング素子5a~5fに印加する駆動信号である3相PWM信号Up, Un, Vp, Vn, Wp, Wnを発生して半導体ス不ッチング素子5a~5fを制御し、電動機7が駆動される。
- [0022] さて、PWM信号作成手段14においてPWM信号を発生する方式として、従来では、6 Q度の位相差がある2種類の基本電圧ベクトルと、その2種類の基本電圧ベクトルのスイッチング状態の1相のみをスイッチングして得られる大きさを持たない2種類のゼロベクトルの合計4種類の基本電圧ベクトルを用いて発生する方式(以降「3相変調方式」という)と、6 Q度の位相差がある2種類の基本電圧ベクトルと、上記の大きさを持たない2種類のゼロベクトルのっちの一つとの合計3種類の基本電圧ベクトルを用いて発生する方式(以降 2相変調方式」という)の2方式が主に用いられてきた。
- [0023] これは、具体的には、電圧指令ベクトル演算手段13からの電圧指令ベクトルV\*を対応する2つの基本電圧ベクトルの方向に分解することで、各基本電圧ベクトルの発生時間比率を作成し、1キャリア周期中での各半導体ス不ソチング素子の通電時間(あるいは非通電時間)を演算する方法である。この方式には次のような難点がある。
- [0024] すなわち、直流母線電圧に対する出力電圧の割合を変調率と称すれば、上記の3相変調方式や2相変調方式では、変調率が低い場合には大きさと6 Q度の位相差とを持つ2種類の基本電圧ベクトルの発生時間比率が両ベクトル共に少なくなり、スイッチングモードの保時時間幅が狭くなる。また、変調率がある程度高い場合でも電圧指令ベクトルV\*が一方の基本電圧ベクトルに近い場合は、電圧指令ベクトルV\*から遠い他方の基本電圧ベクトルの発生時間比率が少なくなり、ス小ッチングモードの保時時間幅が狭くなる。

- [0025] この2つのケースにおいては、スイッチングモードの保時時間幅が短い基本電圧ベクトルの発生区間では、十分な直流電流検出時間が確保できず、電流検出が正しく行えないので、制御性が著しく劣化するという問題があった。
- [0026] そこで、近年、上記のよっなケースにおいてスイッチングモードの保時時間幅を確保するために、3相変調方式や2相変調方式とは異なるスイッチングパターンによってPWM信号を発生する方式(以下「拡張PWM方式」という)が提案されてきている(例えば特許文献1)。
- [0027] すなわち、特許文献1では、12 Q度の位相差がある2種類の基本電圧ベクトルと、それらの基本電圧ベクトルのスイッチング状態の1相のみをスイッチンングして得られる大きさを持たないゼロベクトルの合計3種類の基本電圧ベクトルを用いて3相PWM電圧信号を発生する3相PWM電圧発生回路が開示され、また、各々6 Q度ずつ位相差がある3種類の基本電圧ベクトルを用いて3相PWM電圧信号を発生する3相PWM電圧発生回路が開示されている。
- [0028] この拡張PWM方式では、通電時間信号Tup, Tun, Tvp, Tvn, Twp, Twnを次の2つの方法で作成する。
- [0029] すなわち、(1)1キャリア周期中のス不ッチングモードとして、互いに12 0度の位相差を持つ2種類の基本電圧ベクトルと、それら2種類の基本電圧ベクトルのどちらかのスイッチング状態から1相のみのスイッチングだけで得られるゼロベクトルの合計3種類のベクトル にれを 第1の組み合わせ」といづ)の時間比制御によって通電時間信号Tup, Tun, Tvp, Tvn, Twp, Twnを作成する。
- [0030] (2)また、1キャリア周期中のス不ッチングモードとして、各々6 Q度ずつ位相差を持つ3種類の基本電圧ベクトル にれを 第2の組み合わせ」といづ)の時間比制御によって通電時間信号Tup, Tun, Tvp, Tvn, Twp, Twnを作成する。以下、図39 ~図42を参照して説明する。
- [0031] 図39は、第1の組み合わせに用いる3種類の基本電圧ベクトルの位相平面上での 関係及び3種類の基本電圧ベクトルの切り替え順序の一例を示す図である。図4 0は 、第1の組み合わせによって制御される直流母線正極側半導体ス不ッチング素子の 論理状態(ス不ッチングパターン)の一例を示すタイムチャートである。

- [0032] 第1の組み合わせの場合には、例えばインバータ回転角を3 0度 ~9 0度の領域について限定して考えると、図39(a)に示すよっに、12 0度の位相差を持つ基本電圧ペクトルV1(0,0,1)、V2(0,1,0)と、ゼロベクトルV 0(0,0,0)とを用い、図39(b)に示すよっに、V0→V2→V0→V1→V0の順に切り替えることで、通電時間信号Tup, Tun, Tvp, Tvn, Twp, Twnを作成することができる。この場合の直流母線正極側半導体ス不ッチング素子5a,5c,5eの論理状態(ス不ッチング素子5a,5c,5eに与える駆動信号Wp,Vp,Upによる電動機7への出力状態が図39(b)に示す切り替え順序で変化していることが解る。
- [0033] 図41は、第2の組み合わせに用いる3種類の基本電圧ベクトルの位相平面上での 関係及び3種類の基本電圧ベクトルの切り替え順序の一例を示す図である。図42は 、第2の組み合わせによって制御される直流母線正極側半導体ス不ッチング素子の 論理状態(ス不ッチングパターン)の一例を示すタイムチャートである。
- [0034] 第2の組み合わせの場合には、例えばインバータ回転角を3 0度 ~9 0度の領域について限定して考えると、図41 (a) に示すよっに、6 0度の位相差を持つ基本電圧ペクトルV1(0,0,1), V3(0,1,1), V2(0,1,0)を用い、図41(b) に示すよっに、V3→V1→V3→V2→V3の順に切り替えることで、通電時間信号Tup, Tun, Tvp, Tvn, Twp, Twnを作成することができる。この場合の直流母線正極側半導体ス不ッチング素子5a,5c,5eの論理状態(ス不ッチングパターン)は、図42に示すよっになる。PWM信号発生手段15が半導体ス不ッチング素子5a,5c,5eに与える駆動信号Wp,Vp,Upによる電動機7への出力状態が図41(b)に示す切り替え順序で変べしていることが解る。
- [0035] なお、例えば、特許文献2では、直流母線電圧が検出し難い場合に、パルス幅変調を工夫することで、十分なパルス幅を得る3相PWM電圧発生回路が開示されている。また、特許文献3では、直流母線電圧検出が必要な場合に、搬送波を1周期挿入することで、電流検出を可能にするインパータ装置等が開示されている。また、特許文献4では、変換テーブルを事前に用意しておき、直流母線電流のパルス幅を所定値以上とすることで、電流検出を可能にするPWMインパータ装置等が開示されて

いる。また、特許文献5 では、直流母線電流の検 出タイミングを工夫 することにより、安価なマイコンにおいても直流母線電流のサンプリングを可能 にするインバータ装置等が開示されている。

[00.6] 特許文献1:特開平7-298631号公報

特許文献2:特許第3447366 号公報

特許文献3:特開2 008 - 224982号公報

特許文献4:特開2 00: - 20,976 号公報

特許文献5:特開2 002 — 95263号公報

発明の開示

## 発明が解決しようとする課題

- [0037] しかしながら、従来の拡張PW M方式では、次のような問題があった。すなわち、12 ①度の位相差を持つ2種類の基本電圧ベクトルと、それらの基本電圧ベクトルのスイン チング状態の1相のみをスイッチングして得られる大きさを持たないゼロベクトルの合計3種類の基本電圧ベクトルを用いて3相PW M信号を作成する方式では、作成する 通電時間信号の大きさに制約がある。つまり、作成できる次回の制御に用いる電圧 指令ベクトルの大きさに制約があり、変調薬の低い範囲のみにしか適用できず、使用 上の制約が大きかった。
- [00s 8] また、この方式では、6 Q度の位相差を持つ基本電圧ベクトルを使用しないので、必要以上に有効電流を流すことからインバータ効率が悪くなり、さらにモータ電流に高調波が増加し、騒音や振動が増える傾向があった。加えて、この方式では、ゼロベクトルの保持時間幅が狭くなってくると、2 相同時スインチングに近い領域が発生し、ス不ソチング自体が不安定になるれづ問題もあった。
- [003・] 一方、各々6 Q度ずつ位相差を持つ3 種類の基本電圧ベクトルを用いて3 相P w M 信号を作成する方式では、ゼロベクトルを用いないので、効率の悪化が大きかった。また、この方式では、1 つの基本電圧ベクトルの幅が狭くなってくると、2 相同時スイッチングに近い領域が発生し、スイッチング自体が不安定になるので、使用範囲における制約が大きかった。加えて、この方式では、実使用上、変調率あるいは空間ベクトル回転角の制約が多いため、ソフトウェアでの負荷が大きくなり、結果として高いパ

フォーマンスのハードウェアが必要であるという問題があった。

[0040] この発明は、上記に鑑みてなされたものであり、3相電圧型インバータ装置において、新たな装置を付加せずに、出力電圧範囲の制約が少なく、簡易な方法でス不ソチングモードの保持時間幅を広くでき、直流母線の電流検出制約範囲を縮小することのできる3相PWM信号発生装置を得ることを目的とする。

## 課題を解決するための手段

- [0041] 上述した目的を達成するために、この発明は、半導体ス不ッチング素子を用いた3 相電圧型インバータ装置において、前記半導体ス不ッチング素子によるス不ッチング モードを規定する3相のPWM信号を3種類の基本電圧ベクトルと少なくとも1種類のゼロベクトルとの組み合わせによって生成する生成手段を備えていることを特徴とする。
- [0042] この発明によれば、特別の装置を付加せずに、3種類の基本電圧ベクトルと少なくとも1種類のゼロベクトルを用いるれづ簡単な方法で、変調率の自由度が高く、且つ効率の極度な悪べを防いだPWM信号の生成が可能となる。

#### 発明の効果

- [0043] この発明によれば、新たな装置を付加せずに、出力電圧範囲の制約が少なく、簡易な方法でス不ッチングモードの保持時間幅を広くでき、直流母線の電流検出制約範囲を縮小する形で3相PWM信号を発生することできるという効果を奏する。
  図面の簡単な説明
- [0044] [図1]図1は、この発明の実施の形態1による3相PWM信号発生装置を備えるインバータ装置の構成を示すプロック図である。

[図2]図2は、図1に示すPWM信号作成手段において3種類の基本電圧ベクトルと1種類のゼロベクトルとを用いてPWM信号を発生する動作を説明する図である。

[図3]図3は、3種類の基本電圧ベクトルと1種類のゼロベクトルとを用いてPWM信号を発生する場合にインバータ回転角が6 Q度付近にあるときの位相平面上での関係及び3種類の基本電圧ベクトルと1種類のゼロベクトルの切り替え順序の一例を示す図である。

[図4]図4は、図3に示す3種類の基本電圧ベクトルと1種類のゼロベクトルの切り替え

によって制御される直流母線正極側半導体ス不ッチング素子の論理状態(ス不ッチングパターン)の一例を示すタイムチャートである(パターン#1)。

[図5]図5は、3種類の基本電圧ベクトルと1種類のゼロベクトルとを用いてPWM信号を発生する場合にインバータ回転角が12 0度付近にあるときの位相平面上での関係および3種類の基本電圧ベクトルと1種類のゼロベクトルの切り替え順序の一例を示す図である。

[図6]図6は、図3に示す3種類の基本電圧ベクトルと1種類のゼロベクトルの切り替えによって制御される直流母線正極側半導体ス不ッチング素子の論理状態(ス不ッチングパターン)の一例を示すタイムチャートである(パターン#2)。

[図7]図7は、3種類の基本電圧ベクトルと1種類のゼロベクトルとを用いてPWM信号を発生する場合にインバータ回転角が18 0度付近にあるときの位相平面上での関係および3種類の基本電圧ベクトルと1種類のゼロベクトルの切り替え順序の一例を示す図である。

[図8] 図8は、図7に示す3種類の基本電圧ベクトルと1種類のゼロベクトルの切り替えによって制御される直流母線正極側半導体ス不ッチング素子の論理状態(ス不ッチングパターン)の一例を示すタイムチャートである(パターン#3)。

[図9]図9は、3種類の基本電圧ベクトルと1種類のゼロベクトルとを用いてPWM信号を発生する場合にインバータ回転角が24 0度付近にあるときの位相平面上での関係および3種類の基本電圧ベクトルと1種類のゼロベクトルの切り替え順序の一例を示す図である。

[図10]図1 Oは、図9に示す3種類の基本電圧ベクトルと1種類のゼロベクトルの切り替えによって制御される直流母線正極側半導体ス不ソチング素子の論理状態(ス不ソチングパターン)の一例を示すタイムチャートである(パターン#4)。

[図1:]図11は、3種類の基本電圧ベクトルと1種類のゼロベクトルとを用いてPWM信号を発生する場合にインバータ回転角が300度付近にあるときの位相平面上での関係および3種類の基本電圧ベクトルと1種類のゼロベクトルの切り替え順序の一例を示す図である。

[図12]図12は、図皿に示す3種類の基本電圧ベクトルと1種類のゼロベクトルの切り

替えによって制御される直流母線正極側半導体ス不ソチング素子の論理状態(ス不ソチングパターン)の一例を示すタイムチャートである(パターン#5)。

[図13]図13は、3種類の基本電圧ベクトルと1種類のゼロベクトルとを用いてPWM信号を発生する場合にインバータ回転角が 0度付近にあるときの位相平面上での関係及び3種類の基本電圧ベクトルと1種類のゼロベクトルの切り替え順序の一例を示す図である。

[図14]図14は、図13に示す3種類の基本電圧ベクトルと1種類のゼロベクトルの切り替えによって制御される直流母線正極側半導体ス不ソチング素子の論理状態(ス不ソチングパターン)の一例を示すタイムチャートである(パターン#6)。

[図15-1]図15-1は、インパータ回転角とパターン $^{II}$  ~#6との関係をまとめて示す一覧図である。

[図15-2]図15-2は、図15-1に示すインバータ回転角とパターン<sup>耳</sup>1 ~#6との関係を位相平面上で示す図である。

[図16]図16は、この発明の実施の形態2による3種類の基本電圧ベクトルと2種類のゼロベクトルとを用いてPWM信号を発生する場合にインバータ回転角が6 Q度付近にあるときの位相平面上での関係及び3種類の基本電圧ベクトルと2種類のゼロベクトルの切り替え順序の一例を示す図である。

[図17]図17は、図16(2)に示す3種類の基本電圧ベクトルと2種類のゼロベクトルとによる4通りの切り替えによって制御される直流母線正極側半導体ス不ソチング素子の論理状態(ス不ソチングパターン)を示すタイムチャートである(パターン#21)。

[図18]図18は、この発明の実施の形態2による3種類の基本電圧ベクトルと2種類のゼロベクトルとを用いてPWM信号を発生する場合にインバータ回転角が12 0度付近にあるときの位相平面上での関係および3種類の基本電圧ベクトルと2種類のゼロベクトルの切り替え順序の一例を示す図である。

[図19]図19は、図18(2)に示す3種類の基本電圧ベクトルと2種類のゼロベクトルとによる4通りの切り替えによって制御される直流母線正極側半導体ス不ソチング素子の論理状態(スイッチングパターン)を示すタイムチャートである(パターンサ22)。

[図2 o] 図2 Oは、この発明の実施の形態2による3種類の基本電圧ベクトルと2種類の

ゼロベクトルとを用いてPWM信号を発生する場合にインバータ回転角が18 Q度付近にあるときの位相平面上での関係および3種類の基本電圧ベクトルと2種類のゼロベクトルの切り替え順序の一例を示す図である。

[図21]図21は、図20(2)に示す3種類の基本電圧ベクトルと2種類のゼロベクトルと による4通りの切り替えによって制御される直流母線正極側半導体ス不ソチング素子 の論理状態(ス不ソチングパターン)を示すタイムチャートである(パターン#23)。

[図22]図22は、この発明の実施の形態2による3種類の基本電圧ベクトルと2種類のゼロベクトルとを用いてPWM信号を発生する場合にインバータ回転角が24 0度付近にあるときの位相平面上での関係および3種類の基本電圧ベクトルと2種類のゼロベクトルの切り替え順序の一例を示す図である。

[図23]図23は、図22(2)に示す3種類の基本電圧ベクトルと2種類のゼロベクトルと による4通りの切り替えによって制御される直流母線正極側半導体ス不ソチング素子 の論理状態(ス不ソチングパターン)を示すタイムチャートである(パターン#24)。

[図24]図24は、この発明の実施の形態2による3種類の基本電圧ベクトルと2種類のゼロベクトルとを用いてPWM信号を発生する場合にインバータ回転角が300度付近にあるときの位相平面上での関係および3種類の基本電圧ベクトルと2種類のゼロベクトルの切り替え順序の一例を示す図である。

[図25]図25は、図24(2)に示す3種類の基本電圧ベクトルと2種類のゼロベクトルと による4通りの切り替えによって制御される直流母線正極側半導体ス不ソチング素子 の論理状態(ス不ソチングパターン)を示すタイムチャートである(パターン#25)。

[図26]図26は、この発明の実施の形態2による3種類の基本電圧ベクトルと2種類のゼロベクトルとを用いてPWM信号を発生する場合にインバータ回転角が O度付近にあるときの位相平面上での関係及び3種類の基本電圧ベクトルと2種類のゼロベクトルの切り替え順序の一例を示す図である。

[図27]図27は、図26(2)に示す3種類の基本電圧ベクトルと2種類のゼロベクトルと による4通りの切り替えによって制御される直流母線正極側半導体ス不ソチング素子 の論理状態(スイッチングパターン)を示すタイムチャートである(パターン # 26)。

「図28] 図28は、この発明の実施の形態3による3相PWM信号発生装置を備えるイン

バータ装置においてその3相PWM信号発生装置におけるPWM信号作成手段の動作を説明する図である。

[図29-1]図29-1は、従来の3相変調方式や2相変調方式での2種類の基本電圧ペクトルとゼロベクトルの発生時間比率を示す図である。

[図29-2]図29-2は、実施の形態3による3種類の基本電圧ベクトルとゼロベクトルの発生時間比率を示す図である。

[図3 0]図3 Oは、この発明の実施の形態4による3相PWM信号発生装置を備えるインパータ装置においてその3相PWM信号発生装置におけるPWM信号作成手段の動作を説明する図である。

[図31]図31は、12 Q度の位相差を持つ3種類の基本電圧ベクトルと1種類のゼロベクトルとを用いてPWM信号を発生する場合にインバータ回転角が6 Q度付近にあるときの位相平面上での関係及び12 Q度の位相差を持つ3種類の基本電圧ベクトルと1種類のゼロベクトルの切り替え順序の一例を示す図である。

[図32]図32は、図31(b)に示す12 Q度の位相差を持つ3種類の基本電圧ベクトルと1種類のゼロベクトルとによる2通りの切り替えによって制御される直流母線正極側半導体ス不ッチング素子の論理状態(ス不ッチングパターン)を示すタイムチャートである(パターン耳31)。

[図33]図33は、12 Q度の位相差を持つ3種類の基本電圧ベクトルと1種類のゼロベクトルとを用いてPWM信号を発生する場合にインバータ回転角が12 Q度付近にあるときの位相平面上での関係及び12 Q度の位相差を持つ3種類の基本電圧ベクトルと1種類のゼロベクトルの切り替え順序の一例を示す図である。

[図34]図34は、図33(b)に示す12 Q度の位相差を持つ3種類の基本電圧ベクトルと 1種類のゼロベクトルとによる2通りの切り替えによって制御される直流母線正極側半 導体ス不ッチング素子の論理状態(ス不ッチングパターン)を示すタイムチャートである (パターン耳32)。

[図35-1]図35-1は、この発明の実施の形態5として、実施の形態1 ~4によるPWM信号を発生する方法と従来の3相変調方式や2相変調方式によるPWM信号を発生する方法とを併用する場合の構成方法を説明する図である(その1)。

[図35-2]図35-2は、この発明の実施の形態5として、実施の形態1 ~4によるPWM 信号を発生する方法と従来の3相変調方式や2相変調方式によるPWM信号を発生する方法とを併用する場合の構成方法を説明する図である(その2)。

[図35-3]図35-3は、この発明の実施の形態5として、実施の形態1 ~4によるPWM 信号を発生する方法と従来の3相変調方式や2相変調方式によるPWM信号を発生する方法とを併用する場合の構成方法を説明する図である(その3)。

「図36]図36は、従来のインバータ装置の構成例を示すブロック図である。

[図37]図37は、8種類の基本電圧ベクトル、対応するス不少チングモート及び直流母線電流として観測できる相電流の関係を示す図である。

[図38]図38は、8種類の基本電圧ベクトルの位相関係、インバータ回転角と電圧指令ベクトルとの関係を説明する図である。

[図39]図39は、図36に示すPWM信号作成手段での第1の組み合わせに用いる3種類の基本電圧ベクトルの位相平面上での関係及び3種類の基本電圧ベクトルの切り替え順序の一例を示す図である。

[図40]図40は、第1の組み合わせによって制御される直流母線正極側半導体ス不ソチング素子の論理状態(ス不ッチングパターン)の一例を示すタイムチャートである。

[図41]図41は、図36に示すPWM信号作成手段での第2の組み合わせに用いる3種類の基本電圧ベクトルの位相平面上での関係及び3種類の基本電圧ベクトルの切り替え順序の一例を示す図である。

[図42]図42は、第2の組み合わせによって制御される直流母線正極側半導体ス不少チング素子の論理状態(ス不yチングパターン)の一例を示すタイムチャートである。

### 符号の説明

- [0045] 1 インバータ主回路
  - 3 直流電源
  - 4a .4b 直流母線
  - 5a, 5b, 5c, 5d, 5e, 5f 半導体ス不ソチング素子
  - 6a, 6b, 6c, 6d, 6e, 6f フライホイールダイオード
  - 7 電動機

- 9 直流電流検出手段
- 皿 相電流判別手段
- 12 励磁電流及びトルク電流を求める手段
- 13 電圧指令ベクトル演算手段
- 15 PWM信号発生手段
- 20 インバータ制御部
- 21 PWM信号作成 手段
- 22 PWM信号デューティ作成 手段
- 23 PWM信号デューティ再分配 手段
- 25, 26, 27 仮想電圧ベクトル
- 31, 32, 33 仮想電圧ベクトル
- 35, 36, 37 仮想電圧ベクトル
- 41,42 切替ポイント

# 発明を実施するための最良の形態

- [0046] 以下に図面を参照して、この発明にかかる3相PWM信号発生装置の好適な実施の形態を詳細に説明する。
- [0047] 実施の形態1.

図1は、この発明の実施の形態1による3相PWM信号発生装置を備えるインバータ 装置の構成を示すブロック図である。なお、図1では、図36(従来例)に示した構成要素と同一ないしは同等である構成要素には同一の符号が付されている。ここでは、実施の形態1に関わる部分を中心に説明する。

- [0048] 図1 に示すように、実施の形態1では、図36 (従来例) に示した構成において、イン パータ制御部2に代えて、インパータ制御部2 Oが設けられている。インパータ制御部 2 Oでは、図36 (従来例) に示したPWM信号作成手段14に代えて、PWM信号作成 手段21が設けられている。
- [0049] PWM信号作成手段21は、電圧指令ベクトル作成手段13から電圧指令ベクトルV\*を受けるPWM信号デューティ作成手段22と、PWM信号デューティ作成手段22の 出力を受けて通電時間信号Tup, Tun, Tvp, Tvn, Twp, TwnをPWM信号発生

手段15に出力するPWM信号デューティ再分配手段23とで構成されている。

- [0060] ここでは、この実施の形態1によるPWM信号作成手段21の動作について説明する。図2は、PWM信号作成手段21の動作を説明する図である。図2(a)は、PWM信号デューティ作成手段22の動作を説明する図である。図2(b)は、PWM信号デューティ再分配手段23で用いる仮想電圧ベクトルを説明する図である。図2(c)は、PWM信号デューティ再分配手段23の動作を説明する図である。
- [0061] PWM信号チューティ作成手段22では、電圧指令ベクトル演算手段13か6の電圧指令ベクトルV\*を、その電圧指令ベクトルV\*を挟む2つの基本電圧ベクトルの方向に分解することで、各基本電圧ベクトルの発生時間比率を作成する。つまり、その発生時間比率をベクトル長とする60度の位相差を持つ2種類の基本電圧ベクトルと少なくとも1種類のゼロベクトルとを作成する。これは、従来の3相変調方式や2相変調方式と同様である。図2(a)を参照して具体的に説明する。
- [0052] 図2(a)では、基本電圧ベクトルV1の方向を初期位相とした位相平面において、時計回り方向に6 Q度の間隔で基本電圧ベクトルV3、V2が配置され、インバータ回転角 0 が 6 Q度付近にある場合、つまり電圧指令ベクトルV\*が基本電圧ベクトルV1と基本電圧ベクトルV3との間に在る場合(図2(a)では、電圧指令ベクトルV\*が基本電圧ベクトルV3の近傍にある場合を示す)の発生時間比率作成の様子が示されている。図2(a)に示すよっに、電圧指令ベクトルV\*が基本電圧ベクトルV1と基本電圧ベクトルV3との間に在る場合は、電圧指令ベクトルV\*を基本電圧ベクトルV1と基本電圧ベクトルV3との間に在る場合は、電圧指令ベクトルV\*を基本電圧ベクトルV1と基本電圧ベクトルV3の2方向にベクトル分解することで、基本電圧ベクトルV1の発生時間比率d1と、基本電圧ベクトルV3の発生時間比率d3とを作成する。図示できないが、同時に、対応するゼロベクトルも作成される。
- [003] 図2(a)に示すよっに、電圧指令ベクトルV\*が基本電圧ベクトルV3の近傍にある場合は、基本電圧ベクトルV3の発生時間比率d3は長いが、基本電圧ベクトルV1の発生時間比率d1は短い。そのために、従来の3相変調方式や2相変調方式では、基本電圧ベクトルV1の発生時での電流検出が難しいれず問題があった。
- [0064] この問題に関し、1キャリア制御周期中に、例えば、基本電圧ベクトルV1, V2, V3 およびゼロベクトルV0の組み合わせでPWM信号生成を行っと、変調率が低い場合

でも容易に電流検出が行え、且つ変調率が0.5以上の範囲にも適用でき、また効率の極度な悪化が防げるよっになる。

- [0055] つまり、PWM信号を6 O度の位相差を持つ3種類の基本電圧ベクトルと1種類のゼロベクトルとの組み合わせを用いて生成できれば、電流検出を容易にし、変調率の制約が少なく、また効率の悪心が少ないれト。た自由度の高い電圧指令ベクトルV\*を電圧指令ベクトル演算手段13が作成できるようになる。
- [006] しかし、このような6 Q度の位相差を持つ3種類の基本電圧ベクトルと1種類のゼロベクトルとの単純な組み合わせによるPWM信号によって作成される電圧指令ベクトルについては、図2 (a) に示した単純な2方向分解によるベクトル作成のルールベビが困難であり、PWM信号生成が単純には行えない。この場合には、電圧指令ベクトルを3方向に分解する新たなルールが必要である。
- [0057] そこで、この実施の形態1では、図2(a)に示した2方向分解によるベクトル作成後に、さらに、ゼロベクトルを用いて電圧指令ベクトルを6 Q度の位相差を持つ3つの基本電圧ベクトルと1つのゼロベクトルとに分解することにより、ベクトル作成のルールベン 図れるようにした。これを行うのがPWM信号デューティ再分配手段23である。以下、具体的に説明する。
- [008] ゼロベクトルは、元々長さを持たないベクトルであるが、発生時間の許す範囲で、等しい発生時間比率を有する3つの120度の位相差がある電圧ベクトルの和と仮想的に置き換えても良いと考えることができる。以下、このベクトル長が等しい120度の位相差を持つ3つの電圧ベクトルを、ここでは、仮想電圧ベクトルと称する。図2(b)では、等しい発生時間比率d'を有する3つの120度の位相差がある仮想電圧ベクトル25,26,27が、図2(a)に示す60度の位相差を持つ3つの基本電圧ベクトルV1,V3,V2と重ねて示されている。図2(b)に示すように、仮想電圧ベクトル25は基本電圧ベクトルV1と同相となり、仮想電圧ベクトル26は基本電圧ベクトルV3と逆相となり、仮想電圧ベクトル27は基本電圧ベクトルV2と同相となる。
- [0059] PWM信号デューティ再分配手段23では、図2(a)に示した従来の2変調方式や3 変調方式によって作成された2種類の基本電圧ベクトルのうち、発生時間比率が短く 電流検出が困難となる基本電圧ベクトルの方向が含まれるように、3つの仮想電圧べ

クトルをそれぞれ12 Q度の位相差がある基本電圧ベクトルの方向に重ねて両者の発生時間比率を加算する。図2 (a) に示した例では、基本電圧ベクトルV1 の発生時間比率d1 が短いので、PWM信号デューティ再分配手段23では、図2 (c) に示すよっに、等しい発生時間比率d2 の3 つの仮想電圧ベクトルを基本電圧ベクトルV1 と基本電圧ベクトルV2 と基本電圧ベクトルV4 (-V3) とに重ねてその発生時間比率を加算する。

- [006 0] その結果、基本電圧ベクトルV1, V2, V3方向の発生時間比率d1', d2', d3'は、d1'=d1+d'、d2'=d'、d3'=d3-d'となる。ここで、加算結果は値1を超えない。つまり、d1'+d2'+d3'=1がPWM信号デューティ再分配手段23における制約条件である。このよっな簡単な処理によって、図2(a)に示す従来方式では短い発生時間比率しか得られなかった基本電圧ベクトルV1の発生時間比率を仮想電圧ベクトルの分だけ大き<することができるので、電流検出が容易になる。PWM信号デューティ再分配手段23では、加算結果が値1以内であるれづ条件下に、ゼロベクトルを用いて、電圧指令ベクトルの発生時間比率を60度の位相差を持つ3種類の基本電圧ベクトルと1つのゼロベクトルとに再分配することになる。
- [0061] 次に、図3~図14を参照して、以上のような簡易な方法で作成される3相PWM信号を具体的に説明する。図3は、3種類の基本電圧ベクトルと1種類のゼロベクトルとを用いてPWM信号を発生する場合にインバータ回転角が6 Q度付近にあるときの位相平面上での関係及び3種類の基本電圧ベクトルと1種類のゼロベクトルの切り替え順序の一例を示す図である。図4は、図3に示す3種類の基本電圧ベクトルと1種類のゼロベクトルの切り替えによって制御される直流母線正極側半導体スイッチング素子の論理状態(スイッチングパターン)の一例を示すタイムチャートである。
- [0062] 図3 (a) では、基本電圧ベクトルV1 (0,0,1) を初期位相として、インバータ回転角 θ が6 Q度付近にあるときに関係する基本電圧ベクトルV3 (0,1,1)と基本電圧ベクトルV2 (0,1,0)とゼロベクトルV0 (0,0,0)とが示されている。インバータ回転角 θ が6 Q度付近にあるときには、図3 (b) に示すように、V0→V1→V3→V2→V0→V1 の順に切り替えることで、通電時間信号Tup, Tun,Tv巾,Tv血,Tv巾,Tv血,Tv巾,Twnを作成することができる。なお、図3 (b)と逆に、V0→V2→V3→V1→V0→V2の順に切り

替えてもよい。

- [0063] 図3(b)に示すよっに切り替えた場合の直流母線正極側半導体ス不ッチング素子5a, 5c, 5eの1キャリア制御周期中での論理状態(ス不ッチングパターン)は、図4に示すよっになる。これをパターン<sup>耳</sup>1とする。PWM信号発生手段15が半導体ス不ッチング素子5a, 5c, 5eに与える駆動信号Wp, Vp, Upによる電動機7への出力状態が図3(b)に示す切り替え順序で変化して(いることが解る。
- [0064] ここで、図2(c)の例を図4に当てはめて考えれば、U相の正極側ス不ッチング素子の通電時間比率は、d1'+d3'である。また、V相の正極側ス不ッチング素子の通電時間比率は、d2'+d3'である。また、W相の正極側ス不ッチング素子の通電時間比率は、0である。つまり、W相の正極側ス不ッチング素子は常時オフ動作状態になっている。そして、各相における負極側ス不ッチング素子5b,5d,5fの通電時間比率は、値1から正極側ス不ッチング素子5a,5c,5eの通電時間比率を引いたものとなる。これらの値に、1キャリア制御周期を乗ずることで、各ス不ッチング素子の1キャリア中の通電時間が定まる。
- [0065] このよ<sup>9</sup>にして、PWM信号デューティ再分配手段23により、U相,V相,W相の正極側ス不ソチング素子5a,5c,5eの1キャリア制御周期中の通電時間Tup,Tvp,T wp、および負極側ス不ソチング素子5b,5d,5fの1キャリア制御周期中の通電時間Tun,Tvn,Twnが得られる。これに基づき、PWM信号発生手段15から、ス不ソチング素子5a,5c,5e,5b,5d,5fに対して駆動信号Up,Vp,Wp,Un,Vn,Wnが発せられ、電動機7が駆動可能となる。
- [0066] 同様に、基本電圧ベクトルV1を初期位相として、インバータ回転角 0 が12 0度付近(基本電圧ベクトルV2の方向)にある場合(図5、図6)、インバータ回転角 0 が18 0度付近(基本電圧ベクトルV6の方向)にある場合(図7、図8)、インバータ回転角 0 が24 0度付近(基本電圧ベクトルV4の方向)にある場合(図9、図1 0)、インバータ回転角 0 が3 00度付近(基本電圧ベクトルV5の方向)にある場合(図皿、図12)、インバータ回転角 0 が 0度付近(基本電圧ベクトルV5の方向)にある場合(図皿、図12)、インバータ回転角 0 が 0度付近(基本電圧ベクトルV1の方向)にある場合(図13、図14)のPWM信号の生成状態も示すことができる。
- [0067] 図5は、3種類の基本電圧ベクトルと1種類のゼロベクトルとを用いてPWM信号を

発生する場合にインバータ回転角 0 が12 Q度付近にあるときの位相平面上での関係及び3種類の基本電圧ベクトルの切り替え順序の一例を示す図である。図6は、図5 に示す3種類の基本電圧ベクトルの切り替えによって制御される直流母線正極側半 導体ス不ッチング素子の論理状態(ス不ッチングパターン)の一例を示すタイムチャートである。

- [0068] 図5 (a) では、基本電圧ベクトルV1を初期位相とするインバータ回転角 0 が12 Q度付近にあるときに関係する基本電圧ベクトルV3 (0,1,1)と基本電圧ベクトルV2 (Q1,0)と基本電圧ベクトルV6 (1,1,0)とゼロベクトルV7 (1,1,1)とが示されている。インバータ回転角 0 が12 Q度付近にあるときには、図5 (b) に示すように、V7→V3 プV2→V6→V7→V3の順に切り替えることで、通電時間信号Tup, Tun, Tvp, Tvn, Twp, Twnを作成することができる。なお、図5 (b)と逆に、V7→V6→V2→V3 プV7→V6 の順に切り替えてもよい。
- [0069] 図5(b)に示すように切り替えた場合の直流母線正極側半導体ス不ッチング素子5a,5c,5eの1キャリア制御周期中での論理状態(ス不ッチングパターン)は、図6に示すようになる。これをパターン#2とする。PWM信号発生手段15が半導体ス不ッチング素子5a,5c,5eに与える駆動信号Wp,Vp,Upによる電動機7への出力状態が図5(b)に示す切り替え順序で変化していることが解る。この場合にはV相の正極側半導体ス不ッチング素子は常時オン動作状態になっている。
- [0070] 図7は、3種類の基本電圧ベクトルと1種類のゼロベクトルとを用いてPWM信号を発生する場合にインバータ回転角 0 が18 0度付近にあるときの位相平面上での関係及び3種類の基本電圧ベクトルの切り替え順序の一例を示す図である。図8は、図7に示す3種類の基本電圧ベクトルの切り替えによって制御される直流母線正極側半導体ス不ッチング素子の論理状態(ス不ッチングパターン)の一例を示すタイムチャートである。
- [0071] 図7(a) では、基本電圧ベクトルV1を初期位相とするインバータ回転角 0 が18 Q度 付近にあるときに関係する基本電圧ベクトルV2(0,1,0)と基本電圧ベクトルV6(1, 1,0)と基本電圧ベクトルV4(1,0,0)とゼロベクトルV0(0,0,0)とが示されてレめ 。インバータ回転角 0 が18 Q度付近にあるときには、図7(b)に示すように、V0→V2

づV6→V4→V0→V2の順に切り替えることで、通電時間信号Tup, Tun, Tvp, Tvn, Twp, Twnを作成することができる。なお、図7(b)と逆に、V0→V4→V6→V2 づV0→V4の順に切り替えてもよい。

- [0072] 図7(b)に示すよっに切り替えた場合の直流母線正極側半導体ス不ッチング素子5a,5c,5eの1キャリア制御周期中での論理状態(ス不ッチングパターン)は、図8に示すよっになる。これをパターン#3とする。PWM信号発生手段15が半導体ス不ッチング素子5a,5c,5eに与える駆動信号Wp,Vp,Upによる電動機7への出力状態が図7(b)に示す切り替え順序で変化していることが解る。この場合には、U相の正極側半導体ス不ッチング素子は常時オフ動作状態になっている。
- [0073] 図9は、3種類の基本電圧ベクトルと1種類のゼロベクトルとを用いてPWM信号を発生する場合にインバータ回転角 0 が24 0度付近にあるときの位相平面上での関係及び3種類の基本電圧ベクトルの切り替え順序の一例を示す図である。図1 0は、図9に示す3種類の基本電圧ベクトルの切り替えによって制御される直流母線正極側半導体ス不ッチング素子の論理状態(ス不ッチングパターン)の一例を示すタイムチャートである。
- 図9 (a) では、基本電圧ベクトルV1を初期位相とするインバータ回転角 0 が24 Q度付近にあるときに関係する基本電圧ベクトルV6(1,1,0)と基本電圧ベクトルV4(1,0,0)と基本電圧ベクトルV5(1,0,1)とゼロベクトルV7(1,1,1)とが示されている。インバータ回転角 0 が24 Q度付近にあるときには、図9(b)に示すように、V7→V6づV4→V5→V7→V6の順に切り替えることで、通電時間信号Tup, Tun, Tvp, Tvn, Twp, Twnを作成することができる。なお、図9(b)と逆に、V7→V5→V4→V6づV7→V5の順に切り替えてもよい。
- [0075] 図9(b)に示すように切り替えた場合の直流母線正極側半導体ス不ッチング素子5a,5c,5eの1キャリア制御周期中での論理状態(ス不ッチングパターン)は、図1 0に示すようになる。これをパターン#4とする。PWM信号発生手段15が半導体ス不ッチング素子5a,5c,5eに与える駆動信号Wp,Vp,Upによる電動機7への出力状態が図g(b)に示す切り替え順序で変化していることが解る。この場合には、W相の正極側半導体ス不ソチング素子は常時オン動作状態になっている。

- [0076] 図11は、3種類の基本電圧ベクトルと1種類のゼロベクトルとを用いてPWM信号を発生する場合にインバータ回転角 0 が3 00度付近にあるときの位相平面上での関係及び3種類の基本電圧ベクトルの切り替え順序の一例を示す図である。図12は、図11に示す3種類の基本電圧ベクトルの切り替えによって制御される直流母線正極側半導体ス不ッチング素子の論理状態(ス不ッチングパターン)の一例を示すタイムチャートである。
- [0077] 図11(a)では、基本電圧ベクトルV1を初期位相とするインバータ回転角 0 が 3 00 度付近にあるときに関係する基本電圧ベクトルV4(1,0,0)と基本電圧ベクトルV5(1,0,1)と基本電圧ベクトルV1(0,0,1)とゼロベクトルV0(0,0,0)とが示されている。インバータ回転角 0 が 3 00度付近にあるときには、図11(b)に示すように、V0づ V4→V5→V1→V0→V4の順に切り替えることで、通電時間信号Tup, Tun, Tvp, Tvn, Twp, Twnを作成することができる。なお、図11(b)と逆にV0→V1→V5→V 4→V0→V1の順に切り替えてもよい。
- [0078] 図11(b)に示すように切り替えた場合の直流母線正極側半導体ス不ッチング素子5 a ,5c,5eの1キャリア制御周期中での論理状態(ス不ッチングパターン)は、図12に示すようになる。これをパターン#5とする。PWM信号発生手段15が半導体ス不ッチング素子5a,5c,5eに与える駆動信号Wp,Vp,Upによる電動機7への出力状態が図11(b)に示す切り替え順序で変化していることが解る。この場合には、V相の正極側半導体ス不ッチング素子は常時オフ動作状態になっている。
- [0079] 図13は、3種類の基本電圧ベクトルと1種類のゼロベクトルとを用いてPWM信号を発生する場合にインバータ回転角 0 が Q度付近にあるときの位相平面上での関係及び3種類の基本電圧ベクトルの切り替え順序の一例を示す図である。図14は、図13に示す3種類の基本電圧ベクトルの切り替えによって制御される直流母線正極側半導体ス不ッチング素子の論理状態(ス不ッチングパターン)の一例を示すタイムチャートである。
- [0080] 図13(a) では、基本電圧ベクトルV1を初期位相とするインバータ回転角 0 が 0度 付近にあるときに関係する基本電圧ベクトルV5(1,0,1)と基本電圧ベクトルV1(Q 0,1)と基本電圧ベクトルV3(0,1,1)とゼロベクトルV7(1,1,1)とが示されている

- 。インバータ回転角 0 が 0度付近にあるときには、図13(b)に示すよっに、V7→V5づV1→V3→V7→V5の順に切り替えることで、通電時間信号Tup, Tun, Tvp, Tvn, Twp, Twnを作成することができる。なお、図13(b)と逆に、V7→V3→V1→V5 →V7→V3の順に切り替えてもよい。
- [0081] 図13(b)に示すように切り替えた場合の直流母線正極側半導体ス不ッチング素子5 a ,5c, 5eの1キャリア制御周期中での論理状態(ス不ッチングパターン)は、図14に示すようになる。これをパターンな6とする。PWM信号発生手段15が半導体ス不ッチング素子5a, 5c, 5eに与える駆動信号Wp, Vp, Upによる電動機7への出力状態が図13(b)に示す切り替え順序で変化していることが解る。この場合には、U相の正極側半導体ス不ッチング素子は常時オン動作状態になっている。
- [0082] ここで、以上説明した6 O度の位相差を持つ3種類の基本電圧ベクトルと1種類のゼロベクトルとを用いてPWM信号を発生する手法は、インバータ回転角が6 O度の整数倍付近、つまり、基本電圧ベクトルV1 ~V6の付近で特に有効であるので、上記したパターン<sup>耳</sup>1 ~#6の切り替えは、6 O度の位相差を持つ2つの基本電圧ベクトルの真ん中付近で行うのが良い。これを一般式で示すと次のようになる。
- [0083] すなわち、基本電圧ベクトルV1の方向を初期位相としたインバータ回転角に対し、 6  $\Omega$ 度の位相差を持つ2つの基本電圧ベクトルの真ん中に位置するインバータ回転 角を切替位相角度  $\theta$   $\alpha$  とすれば、整数nを用いて、 $\theta$   $\alpha$  = 30+60 xn、と表すこと ができる。
- [0084] 図15-1は、インバータ回転角とパターン耳1 ~#6との関係をまとめて示す一覧図である。図15-2は、インバータ回転角とパターン耳1 ~#6との関係を位相平面上で示す図である。図15-1、図15-2に示すよっに、基本電圧ベクトルV1の方向を初期位相とするインバータ回転角が、0度 = 0 <3 0度では図14に示したパターン#6となり、3 0度 = 0 <9 0度では図4に示したパターン耳1となり、9 0度 = θ <15 0度では図6に示したパターン#2となり、15 0度 = 0 <21 0度では図8に示したパターン#3となり、21 0度 = θ <27 0度では図1 0に示したパターン#4となり、27 0度 = 0 <33 0度では図12に示したパターンな5となり、33 0度 ± 6 <36 0度では図14に示したパターン#6となる。なお、図15-1中では、各パターンの範囲を、"A度以上

、B度末満"のよっに表しているが、範囲の端点の含め方はいずれの側にしてもよい。
[0085] このよっに、実施の形態1によれば、特別の装置を付加せずに、6 0度の位相差を持つ3種類の基本電圧ベクトルと1種類のゼロベクトルとを用いるという簡単な方法で、変調率の自由度が高く、且つ効率の極度な悪化を防いだPWM信号の生成が可能となる。

- [0086] 以上、6 O度の位相差を持つ3種類の基本電圧ベクトルと1種類のゼロベクトルとの組み合わせでPWM信号を生成する場合について説明したが、ゼロベクトルに関しては2種類を使用しても同様の考え方でPWM信号を生成することができる。それを実施の形態2として具体的に説明する。
- [0087] 実施の形態2.

この発明の実施の形態2による3相PWM信号発生装置を備えるインバータ装置においてその3相PWM信号発生装置におけるPWM信号作成手段は、図1(実施の形態1)に示した構成におけるPWM信号作成手段21に対応する。まず、PWM信号デューティ作成手段22の動作について、重複するが、図1と図2(a)を参照して簡単に説明する。

- [0088] PWM信号デューティ作成手段22は、実施の形態1にて説明したように、電圧指令ベクトル演算手段13からの電圧指令ベクトルV\*を、その電圧指令ベクトルV\*を挟む2つの基本電圧ベクトルの方向に分解することで、各基本電圧ベクトルの発生時間比率を作成する。つまり、その発生時間比率をベクトル長とする6 Q度の位相差を持つ2種類の基本電圧ベクトルと少なくとも1種類のゼロベクトルとを作成する。
- [0089] 図2(a)に示す例で言えば、基本電圧ベクトルV1の方向を初期位相とした位相平面において、インバータ回転角 0 が6 Q度付近にある場合、つまり電圧指令ベクトルV \*が基本電圧ベクトルV1と基本電圧ベクトルV3との間に在る場合(図2(a)では電圧指令ベクトルV\*が基本電圧ベクトルV3の近傍にある場合を示す)は、電圧指令ベクトルV\*を基本電圧ベクトルV1と基本電圧ベクトルV3の2方向にベクトル分解することで、基本電圧ベクトルV1の発生時間比率d1と、基本電圧ベクトルV3の発生時間比率d3と、図示できないが対応するゼロベクトルの発生時間比率dzeroとが作成される。このゼロベクトルの発生時間比率dzeroは、dzero=1ーd1ーd3、の関係で作成さ

れる。

- [000 ] 実施の形態1にて説明したよっに、図2(a)に示す従来の3相変調方式や2相変調方式では、基本電圧ベクトルV1の発生時での電流検出が難(ハ`といづ問題があった。そして、この問題に対処する実施の形態1では、3相の半導体ス不ッチング素子(5a、5b)(5c、5d)(5e、5f)のっち1組だけス不ッチングを行わない状態が存在する(図3,図6,図8,図10,図12,図14参照)ので、3相のス不ッチングバランスが保てず、振動や騒音の点で難点が有る。
- [0091] そこで、この実施の形態2では、双方の問題に対処するために、1キャリア制御周期中に、例えば、基本電圧ベクトルV1, V2, V3およびゼロベクトルV0, V7の組み合わせでPWM信号生成を行っよっにする。これによって、電圧指令ベクトル演算手段13では、電流検出を容易にし、変調率の制約が少なく、また効率の悪心が少なく、且つ振動・騒音低減効果もある自由度の高い電圧指令ベクトルV\*を作成することができる。
- [0092] このような3種類の基本電圧ベクトルと2種類のゼロベクトルとの組み合わせでPW M信号生成を行う場合も、図2 (a) に示した2方向分解によるベクトル作成後に、さらにゼロベクトルによるベクトル再分配を行う方法を利用できる。すなわち、この実施の形態2によるPWM信号デューティ再分配手段23では、実施の形態1にて説明したのと同様の考えで、電圧指令ベクトルV\*を3種類の基本電圧ベクトルと2種類のゼロベクトルとに発生時間比率を再分配する動作を行うようになっている。以下、図2 (a)に示した3種類の基本電圧ベクトルV1、V2、V3を用いて具体的に説明する。
- [0093] すなわち、3種類の基本電圧ベクトルV1, V2, V3の発生時間比率をd1', d2',d3'とすると、再分配後の2種類のゼロベクトルの合計発生時間比率dzero'は、

 $dzero' = 1 - d1' - d2' - d3' \cdots (3)$ 

と表せる。そして、合計発生時間比率dzero'と一方のゼロベクトルV0の発生時間比率d0'及び他方のゼロベクトルV7の発生時間比率d7'との関係は、kを0~1の範囲内にある任意の値とすると、

$$d0' \equiv k \cdot dzer_0' \cdots (4)$$

$$d7' \equiv (1-k) \cdot dzero' \cdots (5)$$

と表せる。

- [0094] 式(4)(5)から、2種類のゼロベクトルの各発生時間比率に関しては、合計発生時間比率dzero'を任意の比率で2分割し、一方の分割発生時間比率をゼロベクトルV 0の発生時間比率d0'とし、他方の分割発生時間比率をゼロベクトルV7の発生時間比率d7'とすることができる。このように合計発生時間比率dzero'を2種類のゼロベクトルの各発生時間比率に割り振っても、式(3)を満足することができる。
- [0095] こうすることで3相の半導体スイッチング素子(5a、5b)(5c、5d)(5e、5f)のうち、1組だけがス不ッチングを行わない状態がなくなる(図17,図19,図21,図23,図25,図27参照)。その結果、3相のス不ッチングバランスが保たれるので、振動・騒音の低減が行える。また、さらに2分割するゼロベクトルの比率を刻々と変化させると、変化させない場合と比較してキャリア周波数近辺のビーク音をさらに分散させることができ、聴感的な騒音低減効果が得られる。
- [0096] 次に、図16~図27を参照して、この実施の形態2による方法で作成される3相PW M信号を具体的に説明する。図16は、この発明の実施の形態2による3種類の基本電圧ベクトルと2種類のゼロベクトルとを用いてPWM信号を発生する場合にインバータ回転角が6 Q度付近にあるときの位相平面上での関係及び3種類の基本電圧ベクトルと2種類のゼロベクトルの切り替え順序の一例を示す図である。図17は、図16(2)に示す3種類の基本電圧ベクトルと2種類のゼロベクトルとによる4通りの切り替えによって制御される直流母線正極側半導体スイッチング素子の論理状態(スイッチングパターン)を示すタイムチャートである。
- [0097] 図16(1)では、基本電圧ベクトルV1(0,0,1)を初期位相として、インバータ回転角 0 が6 Q度付近にあるときに関係する基本電圧ベクトルV3(0,1,1)と基本電圧ベクトルV2(0,1,0)とゼロベクトルV0(0,0,0,V7(1,1,1)とが示されている。インバータ回転角 0 が6 Q度付近にあるときの切り替え順序は、図16(2)に示すよっに、例えば、(a) V7→V3→V1→V0→V2、(b) V7→V3→V1→V0→V2→V3、(c) V7→V3→V2→V 0→V1、(d) V7→V3→V2→V0→V1→V3、のいずれか一つを採用することで、通電時間信号Tup, Tun, Tvp, Tvn, Twp, Twnを作成することができる。これをパターン#21とする。

WO 2006/022142 27 PCT/JP2005/014658

- [0098] 図17(a)(b)(c)(d)は、図16に示す切り替え順序(a)(b)(c)(d)において、直流 母線正極側半導体ス不ソチング素子5a,5c,5eの1キャリア制御周期中での論理状態(ス不ソチングパターン)を示している。図17に示すように、3相の半導体ス不ソチング素子(5a,5b)(5c,5d)(5e,5f)を1組もス不ソチングを行わない状態無<オン・オフ駆動することができる。
- [0099] なお、(a) ~(d) に示す切り替え順序は、逆向きでもよい。具体的に切り替え順序(a) の例で言えば、V2→V0→V1→V3→V7としてもよい。さらに、切り替え順序は、キャリア周期毎に切り替え方向を逆転させることでもよい。すなわち、切り替え順序(a) の例で言えば、あるキャリア周期ではV7→V3→V1→V0→V2とし、次のキャリア制 御周期ではV2→V0→V1→V3→V7とすることでもよい。これらのことは、以下に示す図18(2),図20(2),図22(2),図24(2),図26(2)においても同様である。
- [0100] ここで、図2(c)の例を図17(a)に当てはめて考えれば、U相の正極側ス不ッチング素子の通電時間比率は、d1'+d3'+d7'である。また、V相の正極側ス不ッチング素子の通電時間比率は、d2'+d3'+d7'である。また、W相の正側ス不ッチング素子の通電時間比率は、d7'である。そして、各相における負極側ス不ッチング素子の通電時間比率は、値1から正極側ス不ッチング素子の通電時間比率を引いたものとなる。これらの値に、1キャリア制御周期を乗ずることで、各ス不ッチング素子の1キャリア制御周期中の通電時間が定まる。実際のPWM信号出力時は、ス不ッチング素子の短絡防止時間を考慮して、PWM信号を発生する。
- [0101] このよ<sup>5</sup>にして、図1 に示すPWM信号デューティ再分配手段23 により、U相,V相,W相の正極側ス不ソチング素子の1キャリア制御周期中の通電時間Tup, Tvp, Twp、および負極側ス不ソチング素子の1キャリア制御周期中の通電時間Tun, Tvn, Twnが得られる。それに基づき図1 に示すPWM信号発生手段15から、ス不ソチング素子5a,5o,5o,5b,5d,5fに対して駆動信号Up,Vp,Wp,Un,Vn,Wnが発せられ、電動機7が駆動可能となる。
- [0102] 同様に、基本電圧ベクトルV1を初期位相として、インバータ回転角0 が12 O度付近(基本電圧ベクトルV2方向)にある場合(図18、図19)、インバータ回転角0 が18 O度付近(基本電圧ベクトルV6方向)にある場合(図2 O、図21)、インバータ回転角

0 が24 Q度付近(基本電圧ベクトルV4方向)にある場合(図22、図23)、インバータ 回転角 0 が3 QQ度付近(基本電圧ベクトルV5方向)にある場合(図24、図25)、イン バータ回転角 θ が Q度付近(基本電圧ベクトルV1方向)にある場合(図26、図27)の PWM信号の生成状態も示すことができる。駆動信号作成については、上述したパタ ーン#21と同様の考え方で行えるので、説明を省略するが、概要を示す。

- [01の] 図18(1)では、この発明の実施の形態2による3種類の基本電圧ベクトルと2種類のゼロベクトルとを用いてPWM信号を発生する場合に、基本電圧ベクトルV1を初期位相とするインバータ回転角0が120度付近にあるときの位相平面上で関係する基本電圧ベクトルV3(0,1,1)と基本電圧ベクトルV2(0,1,0)と基本電圧ベクトルV6(1,1,0)とゼロベクトルV0(0,0,0,V7(1,1,1)とが示されている。図18(2)では、3種類の基本電圧ベクトルと2種類のゼロベクトルの切り替え順序の一例として、(a)V7→V3→V0→V2→V6、(b)V7→V3→V2→V0→V2→V6、(c) V7→V6→V0→V2→V3、(d)V7→V6→V2→V0→V2→V3、の4通りが示されている。図19では、図18(2)に示す3種類の基本電圧ベクトルと2種類のゼロベクトルとによる4通りの切り替えによって制御される直流母線正極側半導体ス不ソチング素子の論理状態(ス不ッチングパターン)が示されている。これをパターン#22とする。
- [01 24] 図2 0(1) では、この発明の実施の形態 2 による 3 種類の基本電圧ベクトルと2 種類のゼロベクトルとを用いてPWM信号を発生する場合に、基本電圧ベクトルV1を初期位相とするインバータ回転角 0 が18 0度付近にあるときの位相平面上で関係する基本電圧ベクトルV2(0,1,0)と基本電圧ベクトルV6(1,1,0)と基本電圧ベクトルV4(1,0,0)とゼロベクトルV0(0,0,0)、V7(1,1,1)とが示されている。図2 0(2) では、3 種類の基本電圧ベクトルと2 種類のゼロベクトルの切り替え順序の一例として、(a) V7→V6→V2→V0→V4、(b) V7→V6→V2→V0→V4→V6、(c) V7→V6→V4→V0→V2、(d) V7→V6→V4→V0→V2→V0、の4 通りが示されている。図21では、図2 0(2) に示す3 種類の基本電圧ベクトルと2 種類のゼロベクトルとによる4 通りの切り替えによって制御される直流母線正極側半導体ス不ソチング素子の論理状態(ス不ッチングパターン)が示されている。これをパターン#23とする。
- [0106] 図22(1)では、この発明の実施の形態2による3種類の基本電圧ベクトルと2種類

のゼロベクトルとを用いてPWM信号を発生する場合に、基本電圧ベクトルV1を初期位相とするインバータ回転角 0 が 24 Q度付近にあるときの位相平面上で関係する基本電圧ベクトルV6(1,1,0)と基本電圧ベクトルV4(1,0,0)と基本電圧ベクトルV5(1,0,1)とゼロベクトルV0(0,0,0)、V7(1,1,1)とが示されている。図22(2)では、3種類の基本電圧ベクトルと2種類のゼロベクトルの切り替え順序の一例として、(a) V7→V6→V0→V4→V5、(b) V7→V6→V4→V0→V4→V5、(c) V7→V5→ V0→V4→V6、(d) V7→V5→V4→V0→V4→V6、の4通りが示されている。図23では、図22(2)に示す3種類の基本電圧ベクトルと2種類のゼロベクトルとによる4通りの切り替えによって制御される直流母線正極側半導体スインチング素子の論理状態(スイッチングパターン)が示されている。これをパターン#24とする。

- [016] 図24(1)では、この発明の実施の形態2による3種類の基本電圧ベクトルと2種類のゼロベクトルとを用いてPWM信号を発生する場合に、基本電圧ベクトルV1を初期位相とするインバータ回転角0が300度付近にあるときの位相平面上で関係する基本電圧ベクトルV4(1,0,0)と基本電圧ベクトルV5(1,0,1)と基本電圧ベクトルV1(0,0,1)とゼロベクトルV0(0,0,0,V7(1,1,1)とが示されている。図24(2)では、3種類の基本電圧ベクトルと2種類のゼロベクトルの切り替え順序の一例として、(a)V7→V5→V4→V 0→V1、(b)V7→V5→V4→V0→V1→V5、(c)V7→V5→V1→V0→V4、(d)V7→V5→V1→V0→V4→V5、の4通りが示されている。図25では、図24(2)に示す3種類の基本電圧ベクトルと2種類のゼロベクトルとによる4通りの切り替えによって制御される直流母線正極側半導体スインチング素子の論理状態(スイッチングパターン)が示されている。これをパターン#25とする。
- [01σ] 図26(1)では、この発明の実施の形態2による3種類の基本電圧ベクトルと2種類のゼロベクトルとを用いてPWM信号を発生する場合に、基本電圧ベクトルV1を初期位相とするインバータ回転角 0 が 0度付近にあるときの位相平面上で関係する基本電圧ベクトルV5(1,0,1)と基本電圧ベクトルV1(0,0,1)と基本電圧ベクトルV3(0,1,1)とゼロベクトルV0(0,0,0)、V7(1,1,1)とが示されている。図26(2)では、3種類の基本電圧ベクトルと2種類のゼロベクトルの切り替え順序の一例として、(a) V7→V5→V0→V1→V3、(b) V7→V5→V1→V0→V1→V3、(c) V7→V3→V0

- $\rightarrow$ V1 $\rightarrow$ V5、(d) V7 $\rightarrow$ V3 $\rightarrow$ V1 $\rightarrow$ V0 $\rightarrow$ V1 $\rightarrow$ V5、の4通りが示されている。図27では、図26(2) に示す3種類の基本電圧ベクトルと2種類のゼロベクトルとによる4通りの切り替えによって制御される直流母線正極側半導体スイッチング素子の論理状態 (スイッチングパターン) が示されている。これをパターン#26とする。
- [0108] 以上のよっにPWM信号の生成に3種類の基本電圧ベクトルと2種類のゼロベクトルとを用いる場合においても、インバータ回転角 0 が6 Q度の整数倍付近(基本電圧ベクトル付近)で特に有効であるので、各パターンの切り替えは、実施の形態1と同様に、6 Q度位相差のある2つの基本電圧ベクトルの真ん中付近で行っのが良い。
- [01 $\odot$ ] また、実施の形態1にて説明したよっに、例えば切替位相角度  $\theta$   $\alpha$  を  $\theta$   $\alpha$  = 3 O+ 6 OX n (n: 整数) と定義し、パターン# 21  $\sim$ パターン# 26の6パターンに対応するインパータ回転角範囲を図15-1,図15-2のよっに決めることで、3種類の基本電圧ベクトルと2種類のゼロベクトルとを用いて、変調率の自由度が高く、且つ効率の極度な悪化を防ぎ、且つ騒音低減効果を有するPWM信号の生成が可能となる。
- [0110] そして、このよっな効果と併せてPWM信号生成の自由度を更に高めたい場合は、 切替位相角度 θ α = 3 0x n (n:整数) とし、3 0度 区間毎に、図16(2) ,図18(2) , 図2 0(2) ,図22(2) ,図24(2) ,図26(2) に示した切り替え順序(スイッチングパターン)を切り替えることで実現できる。

、33 0度 ~36 0度の区間では、図26(2) に示した(a) や(b) のスイッチングパターン を用い、0度 ~3 0度の区間では、図26(2) に示した(c) や(d) のスイッチングパターンを用いる等を行えばよい。

- [0112] このよっに、実施の形態2によれば、特別の装置を付加せずに、6 Q度の位相差を持つ3種類の基本電圧ベクトルと2種類のゼロベクトルとを用いるという簡単な方法で、実施の形態1と同様に、変調率の自由度が高く、且つ効率の極度な悪化を防いだPWM信号の生成が可能となる。加えて、実施の形態1よりも騒音低減効果を併せ持つPWM信号を生成することができる。
- [0113] なお、ゼロベクトルを1種類使用する実施の形態1によるPWM信号生成方式と、2 種類使用する実施の形態2によるPWM信号生成方式とは、必要に応じて切り替えて使用できる。これは、例えば、インバータ回転角の任意区間毎に選択したり、PWM 信号生成時の任意タイミングで変更したりすることで、実現することができる。
- [0114] 実施の形態3.

図28は、この発明の実施の形態3による3相PWM信号発生装置を備えるインバータ装置においてその3相PWM信号発生装置におけるPWM信号作成手段の動作を説明する図である。この実施の形態3では、実施の形態1,2と同様の方法でPWM信号の生成するが、電動機の低速側への運転範囲を確保する場合の構成例が示されている。ここでは、理解を容易にするため、実施の形態1による方法でPWM信号を生成する場合について説明する。

- [0115] すなわち、この実施の形態3では、図1 (実施の形態1) に示した構成におけるPW M信号作成手段21において、PWM信号デューティ作成手段22は実施の形態比 同様の動作を行っが、PWM信号デューティ再分配手段23が実施の形態1とは異なる動作を行っよっになっている。以下、図1を参照して説明する。
- [0116] 電動機7の低速側への運転範囲確保のためには、変調率をより低くすること、つまり電圧指令ベクトルV\*の長さ | V\* | をより短くすることが必要である。そのような制御を可能とするためには、電流検出を行う基本電圧ベクトルの発生時間比率を確保する必要がある。元々、基本電圧ベクトルの発生時間比率は、母線電圧Vdcの大きさやインバータ主回路1等のハードウェア側の制約に依存したミニマム値を有している。

- [OI17] そこで、この実施の形態3では、3相電流の総和はゼロであるので、これを利用すれば電動機7の制御は、最低2相の電流情報が得られれば成立することに着目して電動機7の低速側への運転範囲が確保できるよっにしている。具体的には、6 Q度ずつの位相差を持つ3種類の基本電圧ベクトルのっち、真ん中の電圧ベクトルに割り付ける発生時間比率をミニマム値などの所定値とすれば、両側にある12 Q度の位相差を持つ2つの基本電圧ベクトルにて電流検出可能な発生時間比率が確保できるので、このよっな特殊な範囲でも、電動機7の制御は引き続き可能となる。なお、所定値としてミニマム値を採用するときには、PWMの発生保持時間の下限は半導体スイッチング素子や演算するCPUによって決まってくるので、ハートウェアの限界を考慮して、発生時間比率のミニマム値を決めるよっにする。
- [0118] 図28を参照して具体的に説明する。図28(a) は、図2(a) と同じ内容を示し、PWM信号デューティ作成手段22の動作を説明する図である。図28(b) は、図2(b) に対応し、この実施の形態3によるPWM信号デューティ再分配手段23で用いる仮想電圧ベクトルを説明する図である。図28(c) は、図2(c) に対応し、この実施の形態3によるPWM信号デューティ再分配手段23の動作を説明する図である。
- [0119] 図28(a)では、基本電圧ベクトルV1の方向を初期位相とした位相平面において、時計回り方向に6 Q度の間隔で基本電圧ベクトルV3, V2が配置され、インバータ回転角 0 が6 Q度付近にある場合、つまり電圧指令ベクトルV\*が基本電圧ベクトルV3の近傍にある場合の発生時間比率作成の様子が示されている。図28(a)に示すように電圧指令ベクトルV\*が基本電圧ベクトルV1と基本電圧ベクトルV3との間に在る場合は、電圧指令ベクトルV\*を基本電圧ベクトルV1と基本電圧ベクトルV3の2方向にベクトル分解することで、基本電圧ベクトルV1の発生時間比率d1と、基本電圧ベクトルV3の発生時間比率d3とを作成する。

- [0121] この実施の形態3によるPWM信号デューティ再分配手段23では、発生時間比率が短く電流検出困難となる基本電圧ベクトルの方向が含まれるよっに、3つの仮想電圧ベクトルをそれぞれ12 Q度位相差がある基本電圧ベクトルの方向に重ねてその発生時間比率を加算するが、中央の基本電圧ベクトルの発生時間比率は上記のミニマム値dminを与える。図28(a)に示した例では、基本電圧ベクトルV1,V2が両側の2つの基本電圧ベクトルであり、基本電圧ベクトルV3が中央の基本電圧ベクトルであるので、図28(c)に示すよっに、等しい発生時間比率は、03つの仮想電圧ベクトルのっち、基本電圧ベクトルV1及び基本電圧ベクトルV2とそれに対応する仮想電圧ベクトルとの間ではその発生時間比率を加算するが、中央の基本電圧ベクトルV3の発生時間比率はミニマム値dminを与える。
- [0122] ここで、ミニマム値dminと図28(a)にて求めた基本電圧ベクトルV3の発生時間比率d3との関係は、dmin=d3-d'となる。したがって、仮想電圧ベクトルの発生時間比率d'、つまり仮想電圧ベクトルの長さは、この式を満たすように、d'=d3-dminと設定すれば良いことになる。なお、基本電圧ベクトルV1、V2方向の発生時間比率d1'、d2'は、図2(c)にて説明したように、d1'=d1+d'、d2'=d'となる。
- [0123] 但し、再分配する際の真ん中の基本電圧ベクトルに与える発生時間比率は、必ずしもミニマム値dminである必要はなく、使用する電動機7の種類や負荷側の条件によって所定値に定めれば良い。また、この真ん中の基本電圧ベクトルの発生時間比率として与える所定値は、必要に応じて運転周波数等によって可変させても良い。
- [0124] 次に、この実施の形態3による発生時間比率を従来方式と比較して説明し優位差が存することを示す。図29-1は、従来の3相変調方式や2相変調方式にて得られる変調率 0.3時での2種類の基本電圧ベクトルとゼロベクトルの発生時間比率を示した図である。図29-2は、実施の形態3にて得られる変調率 0.3時での3種類の基本電圧ベクトルとゼロベクトルの発生時間比率を示した図である。なお、図29-2では、ミニマム値dminは、4%としている。また、図29-1と図29-2では、インバータ回転方向に現れる基本電圧ベクトル順に、基本電圧ベクトル1、基本電圧ベクトル2、基本電圧ベクトル3としている。
- 「0125] 図29-1と図29-2の比較から理解できるように、実施の形態3によるPWM信号

発生方法の方が、インバータ回転角に依らず両側の2種類の基本電圧ベクトルの発生時間比率が確保できている様子が分かる。図29-1に示す従来の方法では、変調率が低くなるほど、電動機7の制御性が悪べするので、実施の形態3に示す方法が有効であることがこの図からも明らかである。

- [0126] 以上は実施の形態1による方法、つまりゼロベクトルを1種類使用する場合であるが、実施の形態2による方法、つまりゼロベクトルを2種類使用する場合でも、ゼロベクトルの合計発生時間比率は同じであるので、運転性能には影響せず、より振動・騒音低減効果の高いPWM波形生成が可能である。
- [0127] また、ゼロベクトルを2種類使用する場合でも、電動機7の低速側への運転範囲確保のため、変調率をより低くしても制御可能としたい場合、つまり電圧指令ベクトルでのベクトル長 | V\* | をより短くしても制御可能としたい場合は、上述したよっに、6 Q度ずつの位相差を持つ3種類の基本電圧ベクトルのっち、真ん中のベクトルに関して、発生時間比率を所定値(ミニマム値dmin)とすれば良い。これにより、電圧指令ベクトルでの両側に存在する12 Q度の位相差を持つ2 つの基本電圧ベクトルによって電流検出可能な発生時間比率が確保できるので、電動機7の制御が引き続き可能となる。また、再分配する際の真ん中のベクトルの発生時間比率については必ずしもミニマム値dminを取る必要はなく、使用する電動機7の種類や負荷側の条件によって所定値に定めればよい。また、必要に応じて、運転周波数等によってミニマム値dminを可変させても良い。
- [0128] このように、実施の形態3によれば、6 Q度毎の位相差を持つ3種類の基本電圧ベクトルのうち、真ん中の基本電圧ベクトルの長さを所定値にするようにし、インバータ回転角に依らず両側の2種類の基本電圧ベクトルの発生時間比率が確保できるようにしたので、電動機の低速側への運転範囲を広くすることができる。
- [0129] 実施の形態4.

図3 Oは、この発明の実施の形態4による3相PWM信号発生装置を備えるインバータ装置においてその3相PWM信号発生装置におけるPWM信号作成手段の動作を説明する図である。この実施の形態4では、低速側への運転要求範囲が実施の形態3よりも厳しい場合、端的に言えば変調率が実施の形態3で扱っ場合よりも低く、電圧

指令ベクトルを2方向のベクトルに分解した場合にその2方向のベクトルの発生時間 比率が共に短い場合にも対処する構成例について説明する。

- [013 0] すなわち、この実施の形態4では、図1 (実施の形態1) に示した構成 におけるPW M信号作成手段21 において、PWM信号デューティ作成手段22 は実施の形態 比 同様の動作を行っか、PWM信号デューティ再分配手段23が実施の形態3とは異なる動作を行っよっている。以下、図3 0を参照して説明する。
- [0131] 図3 O(a) は、図2 (a) や図16 (a) と同じ内容を示し、PWM信号デューティ作成手段22の動作を説明する図である。図3 O(b) は、図2 (b) や図16 (b) に対応し、この実施の形態4によるPWM信号デューティ再分配手段23で用いる仮想電圧ベクトルを説明する図である。図3 O(c) は、図2 (c) や図16 (b) に対応し、この実施の形態4によるPWM信号デューティ再分配手段23の動作を説明する図である。
- [0132] 図3 0(a) では、基本電圧ベクトルV1の方向を初期位相とした位相平面において、時計回り方向に6 0度の間隔で基本電圧ベクトルV3, V2が配置され、インバータ回転角 0 が位相平面上で3 0~6 0度領域において基本電圧ベクトルV1, V3の間に存在する電圧指令ベクトルV\*の大きさが短い場合の発生時間比率作成の様子が示されている。この場合においても、図2(a) や図16(a) と同様に、電圧指令ベクトルV\*を基本電圧ベクトルV1と基本電圧ベクトルV3の2方向にベクトル分解することで、基本電圧ベクトルV1の発生時間比率d1と、基本電圧ベクトルV3の発生時間比率d3とを作成する。
- [0133] 但し、図3 O(a) に示す例では、基本電圧ベクトルV1の発生時間比率d1と基本電圧ベクトルV3の発生時間比率d3とが共に低いので、基本電圧ベクトルV1, V3発生時の電流検出が難しいれ、うことになる。そこで、実施の形態3と同様に、PWM信号デューティ再分配手段23にて仮想電圧ベクトルの加算処理を実施する(図3 O(b) (c))
- [0134] 図3 0(b) では、等しい発生時間比率d'を有する3 つの12 0度の位相差がある仮想電圧ベクトル35, 36, 37が、図3 0(a) に示す6 0度の位相差を持つ3 つの基本電圧ベクトルV1, V3, V2と重ねて示されている。図3 0(b) に示すように、仮想電圧ベクトル35 は基本電圧ベクトルV1と同相となり、仮想電圧ベクトル36 は基本電圧ベクトル

V3と逆相となり、仮想電圧ベクトル37は基本電圧ベクトルV2と同相となる。

- [0135] 実施の形態3(図16(c))では、基本電圧ベクトルV1, V2, V3の発生時間比率d1 ',d2',d3'は、d1'=d1+d'、d2'=d'、d3'=d3-d'となり、発生時間比率d3' が正極性となる場合を示した。これに対し、この実施の形態4では、発生時間比率d3' が負極性となるように、等しい発生時間比率d'の3つの仮想電圧ベクトルを120度 の位相差を持つ基本電圧ベクトルV1, V2, V4(-V3)の方向に重ねてその発生時間比率を加算する。その結果得られる発生時間比率は、図30(c)に示すように、d1',d2',d4'となる。この場合の発生時間比率d1',d2',d4'は、d1'=d1+d'、d2'=d'、d4'=d'-d3となる。
- [0136] この場合の制約条件は、加算結果が値1を超えないこと、つまり、d1'+d2'+d4' 三1がPWM信号デューティ再分配手段23における制約条件である。この範囲内で ベクトル再分配を行っことができる。すなわち、この実施の形態4による制御方式では 、実施の形態3とは異なり、電圧指令ベクトルV\*を12 Q度の位相差を持つ3種類の基本電圧ベクトルと1種類のゼロベクトルとに発生時間比率を再分配することが行われる。
- [0137] ところで、変調率は、母線電圧に対する出力電圧の割合であるので、より低速運転で、より負荷が軽くなると母線電圧が高くなり、変調率は低くなる。したがって、仮想ベクトルの大きさd'を実施の形態3と同じにした場合、仮想ベクトルとの加算処理で得られる発生時間比率d3',d4'の極性は、変調薬の低さの程度に応じて定まるので、発生時間比率d3',d4'の極性をモニターすることで、基本電圧ベクトルV3と基本電圧ベクトルV4のいずれを使用するかが定まる。つまり、モニターした結果、正値である発生時間比率がd3'であれば、基本電圧ベクトルV3を使用して実施の形態3による制御方式を採用し、正値である発生時間比率がd4'であれば、基本電圧ベクトルV4を使用してこの実施の形態4による制御方式を採用することになる。
- [0138] 換言すれば、仮想ベクトルの大きさd'を管理することで、低速の運転要求範囲が厳しくない場合は、変調薬の低さの程度が「大」である場合でも、実施の形態3による制御方式を採用し、低速の運転要求範囲が厳しい、場合は、変調薬の低さの程度が「外」である場合でも、実施の形態4による制御方式を採用するれづ切り替えが可能にな

る。

- [0139] 具体的に言えば、低速の運転要求範囲が厳しくない場合は、発生時間比率d3'を正極性にするか、発生時間比率d4'を負極性にするよっに、つまり基本電圧ベクトル V4の方向に基本電圧ベクトルを発生させないよっに、仮想電圧ベクトルの大きさd'を管理するのである。一方、低速の運転要求範囲が厳しい場合には、図3 0(c) に示すよっに、基本電圧ベクトル V4の方向に基本電圧ベクトルを発生させるよっに、仮想電圧ベクトルの大きさd'を管理するのである。
- 次に、図31~図34を参照して、この実施の形態4による変調率が極めて低い場合 [ 014 0] に作成される3相PWM信号を具体的に説明する。図31は、12 Q度の位相差を持つ 3種類の基本電圧ベクトルと1種類のゼロベクトルとを用いてPWM信号を発生する場 合にインバータ回転角が6 0度付近にあるときの位相平面上での関係及び12 0度の 位相差を持つ3種類の基本電圧ベクトルと1種類のゼロベクトルの切り替え順序の一 例 (パターン<sup>耳</sup>31) を示す図である。図32は、図31(b)に示す12 0度の位相差を持 つ3種類の基本電圧ベクトルと1種類のゼロベクトルとによる2通りの切り替えによって 制御される直流母線正極側半導体ス不ッチング素子の論理状態(ス不ッチングパター `ノ) を示すタイムチャートである。 図33は、12 0度の位相差を持つ3種類の基本電圧 ベクトルと1種類のゼロベクトルとを用いてPWM信号を発生する場合にインバータ回 転角が12 0度付近にあるときの位相平面上での関係及び12 0度の位相差を持つ3 種類の基本電圧ベクトルと1種類のゼロベクトルの切り替え順序の一例(パターン#3 2) を示す図である。 図34は、図33(b)に示す12 Q度の位相差を持つ3種類の基本 電圧ベクトルと1種類のゼロベクトルとによる2通りの切り替えによって制御される直流 母線正極側半導体ス不いチング素子の論理状態(ス不いチングパターン)を示すタイム チャートである。
- [0141] 図31(1)では、基本電圧ベクトルV1を初期位相として、インバータ回転角 0 が6 0 度付近(基本電圧ベクトルV6の方向)にあるときに関係する基本電圧ベクトルV1(0 ,0 ,1)と基本電圧ベクトルV2(0,1,0)と基本電圧ベクトルV4(1,0,0)とゼロベクトルV0(0,0,0)とが示されている。図31(2)では、このときの切り替え順序(パターン#31)として、例えば、(a) V0→V1→V0→V2→V0→V4、(b) V0→V1→V0→

 $V4 \rightarrow V0 \rightarrow V2$ の2通りが示されている。なお、図31(2) に示す切り替え順序(a)(b)は、逆向きでもよい。具体的に切り替え順序(a)の例で言えば、 $V4 \rightarrow V0 \rightarrow V2 \rightarrow V0$   $\rightarrow V1 \rightarrow V0$  としてもよい。図32(a)(b)は、図31(2)に示す切り替え順序(a)(b)において、直流母線正極側半導体ス不ッチング素子5a,5c,5eの1キャリア制御周期中での論理状態(ス不ッチングパターン)を示している。

- [0142] ここに示したパターン<sup>耳</sup>31は、インバータ回転角 0 が1 00度付近(基本電圧ベクトルV2の方向)にあるときも、インバータ回転角 6 が3 00度付近(基本電圧ベクトルV5の方向)にあるときも適用される。
- [0143] ここで、図3 O(c)の例を図32 (a) (b)に当てはめて考えれば、U相の正極側ス不少チング素子の通電時間比率は、d1'である。また、V相の正極側ス不ッチング素子の通電時間比率は、d2'である。また、W相の正側ス不ッチング素子の通電時間比率は、d4'である。そして、各相における負極側ス不ッチング素子の通電時間比率は、値1から正極側ス不ッチング素子の通電時間比率を引いたものとなる。これらの値に、1キャリア制御周期を乗ずることで、各ス不ッチング素子の1キャリア制御周期中の通電時間が定まる。実際のPWM信号出力時は、ス不ッチング素子の短絡防止時間を考慮して、PWM信号を発生する。
- [0144] このよ<sup>5</sup>にして、図1に示すPWM信号デューティ再分配手段23により、U相,V相,W相の正極側ス不ソチング素子の1キャリア制御周期中の通電時間Tup, Tvp, Twp、および負極側ス不ソチング素子の1キャリア制御周期中の通電時間Tun, Tvn, Twnが得られる。それに基づき図1に示すPWM信号発生手段15から、ス不ソチング素子5a,5o,5o,5b,5d,5fに対して駆動信号Up,Vp,Wp,Un,Vn,Wnが発せられ、電動機7が駆動可能となる。
- [0145] 次に、図33(1)では、基本電圧ベクトルV1を初期位相として、インバータ回転角 0 が12 Q度付近(基本電圧ベクトルV2の方向)にあるときに関係する基本電圧ベクトル V3(0,1,1)と基本電圧ベクトルV6(1,1,0)と基本電圧ベクトルV5(1,0,1)とゼロベクトルV7(1,1,1)とが示されている。図33(2)では、このときの切り替え順序(パターンな32)として、例えば、(a) V7→V3→V7→V6→V7→V5、(b) V7→V3 づ V7→V5→V7→V6の2通りが示されている。なお、図33(2)に示す切り替え順序(a)

- )(b) は、逆向きでもよい。具体的に切り替え順序(a) の例で言えば、V5→V7→V6 づV7→V3→V7としてもよい。図34(a)(b)は、図33(2)に示す切り替え順序(a)(b) )において、直流母線正極側半導体ス不ッチング素子5a, 5c, 5eの1キャリア制御周期中での論理状態(ス不ッチングパターン)を示している。
- [0146] 図3 O(c) との対応関係は上記と同様に説明できるので、再述はしないが、ここに示したパターン#32は、インバータ回転角 0 が24 O度付近(基本電圧ベクトルV4の方向)にあるときも、インバータ回転角 0 が O度付近(基本電圧ベクトルV1の方向)にあるときも適用される。そして、実施の形態1にて説明したの同じ考えで、切替位相角 0 な を用いてインバータ回転角 0 に応じてPWM信号の発生方法を切り替えることができる。
- [0147] このように、実施の形態4によれば、電圧指令ベクトルが実施の形態3で扱う場合よりもさらに小さい場合には、12 Q度の位相差を持つ3種類の基本電圧ベクトルと1種類のゼロベクトルを用いてPWM信号を発生するので、変調率が極めて低い場合でも確実に電流検出が行えるようになる。
- [0148] そして、低速側への運転要求範囲が厳しいか否かに応じて実施の形態3による制御方式とこの実施の形態4による制御方式とを切り替えて適用することができるので、 一層使い勝手の優れた3相電圧型インバータ装置が得られる。
- [0149] この実施の形態4では、12 Q度の位相差を持つ3種類の基本電圧ベクトルと1種類のゼロベクトルとを用いる場合について述べたが、ここでも実施の形態2 ~3 と同様に、ゼロベクトルを2種類用いても同様の考えでPWM信号を作成することができる。ゼロベクトルを2つに分配する方法については、実施の形態2 ~3 にて説明済みであるので、ここでは説明を省略する。
- [0150] 実施の形態5.

図35-1 ~図35-3は、この発明の実施の形態5として、以上説明した実施の形態1 ~4 によるPWM信号を発生する方法と従来の3相変調方式や2相変調方式によるPWM信号を発生する方法とを併用する場合の構成方法を説明する図である。図1に示すPWM信号作成手段21は、図36に示すPWM信号作成手段14に相当するPWMデューティ作成手段22にPWM信号デューティ再分配手段23を追加した構

成であるので、このような併用が可能となる。

- [0151] 図35-1に示すように、電動機の運転周波数と負荷トルクとの関係特性において、例えば、切替ポイント1を高速運転に移行する手前に設定し、低速では図1に示す PWM信号作成手段21によって実施の形態1や実施の形態2によるPWM信号を発生し、高速では図36に示すPWM信号作成手段14によって従来の3相変調方式や2相変調方式によるPWM信号を発生する構成を採ることができる。実際の運転周波数で切り替えを\*\*〒>場合は、切替周波数にヒステリシス特性を持たせることで、ハンチング等の悪影響を防ぐことができる。なお、運転周波数は、実際の運転周波数でもよく、また運転周波数指令でもよい。この構成によれば、効率の最適べ、高速運転領域でのCPU等の処理負荷の軽減が行える。
- [0152] 図35-2に示すよっに、電動機の運転周波数と負荷トルクとの関係特性において、例えば、切替ポイント42を、電動機に掛かる負荷トルクが高負荷を示す所定値、あるいは電動機に流れる電流が高電流を示す所定値に設定し、軽負荷あるいは低電流が観測された場合は、図1に示すPWM信号作成手段21によって実施の形態1や実施の形態2によるPWM信号を発生し、高負荷あるいは高電流が観測された場合は、図36に示すPWM信号作成手段14によって従来の3相変調方式や2相変調方式によるPWM信号を発生する構成を採ることができる。この場合も、スレンショルドにヒステリシス特性を持たせることで、ハンチング等の悪影響を防ぐことができる。この構成によれば、効率の最適に、高速運転領域でのCPU等の処理負荷の軽減が行える。
- [0153] 図35-3では、インバータ回転角に応じてPWM信号の発生方法を切り替える例が示されている。例えば、位相平面上において、インバータ回転角が15度~45度、75度~100度、135度~165度、195度~225度、255度~285度、315度~345度の各範囲では、図36に示すPWM信号作成手段14によって従来の3相変調方式や2相変調方式によるPWM信号を発生し、それ以外の0度~15度、45度~75度、105度~135度、165度~195度、225度~255度、285度~315度、345度~360度の各範囲では、図1に示すPWM信号作成手段21によって実施の形態1~4による方式でPWM信号を発生するよっに、それぞれの範囲に切替ポイントを設定する構成を採ることができる。このよっに、電圧指令ベクトルが各基本電圧ベクトル方向付近

を通過中の場合と、それ以外の領域を通過中の場合とで、2つのPWM信号発生方法を分けて使用することで、特に低速運転領域での効率の最適べが行える。

- [0154] なお、図35-3に示す切替ポイントは、インバータ回転角により固定値とすることもできるが、インバータスイッチング素子の短絡防止時間、ハートウェアで決まるノイズ発生量、CPUで定まるAD値検出時間、電動機の運転時の変調率等により定めた任意値としてもよい。また、運転周波数、負荷トルクの大きさ、変調率、電気角等により各変調方式を切り替えることが可能である。また、必要に応じて複数のPWM信号生成法を組み合わせて使用することで、効率の最適べが行えるので、さらに高い振動・騒音低減効果が得られる。
- [0155] 以上説明したよっに、実施の形態1~5によれば、3種類の実ベクトルと1種類または2種類のゼロベクトルとを用いて3相PWM信号を発生するよっにしたので、変調率が低い領域、あるいは、例えば基本電圧ベクトルV1の方向を初期位相とした場合のインバータ回転角が6 O度あるいぼ3 O度の整数倍付近であるときでも、直流母線電流の検出が精度良<行えるよっになる。特に、軽負荷運転時や低速運転時にも制御性を向上させることができる。
- [0156] また、効率の悪べも少なくすることができる。また、騒音や振動に対する影響も軽減することができる。そして、変調薬の商い範囲でも使用可能である。加えて、従来の3相変調方式や2相変調方式をベースにしてPWM信号の作成を行っので、ソフト負荷への影響が少なく、3相変調方式や2相変調方式に切り替える必要がある場合でも容易に行えるよっになる。また、起動に関しての信頼性も向上させることができる。3相誘導電動機、あるいは同期電動機に対して適用可能である。
- [0157] 特に、3種類の実ベクトルと2種類のゼロベクトルとを用いて3相PWM信号を発生する場合は、3種類の実ベクトルと1種類のゼロベクトルとを用いる場合よりも、キャリア周波数近辺での騒音低減効果が得やすくなる。

#### 産業上の利用可能性

[0158] 以上のよっに、この発明にかかる3相PWM信号発生装置は、3相電圧型インバータ 装置の適用範囲を拡大するのに有用である。

#### 請求の範囲

[1] 半導体ス不ッチング素子を用いた3相電圧型インバータ装置において、

前記半導体ス不ッチング素子によるス不ッチングモードを規定する3相のPWM信号を3種類の基本電圧ベクトルと1種類のゼロベクトルとの組み合わせによって生成する生成手段、

を備えていることを特徴とする3相PWM信号発生装置。

[2] 前記生成手段は、

電圧指令ベクトルを挟む6 Q度の位相差を持つ2種類の基本電圧ベクトルと対応するゼロベクトルとに与える発生時間比率を前記電圧指令ベクトルに基づき割り付けて60度の位相差を持つ2種類の基本電圧ベクトルと少なくとも1種類のゼロベクトルとを作成する作成手段と、

前記電圧指令ベクトルに対応するゼロベクトルを構成する長さの等しい各12 Q度の位相差を持つ3種類のベクトルを用いて、前記電圧指令ベクトルの発生時間比率を、前記6 Q度の位相差を持つ2種類の基本電圧ベクトルのいずれか一方の基本電圧ベクトルを含み各12 Q度の位相差を持つ3種類の基本電圧ベクトルに分配しそれに基づき各60度の位相差を持つ3種類の基本電圧ベクトルと1種類のゼロベクトルとを作成する分配手段と、

を備えていることを特徴とする請求項1に記載の3相PWM信号発生装置。

[3] 前記生成手段は、

電圧指令ベクトルを挟む6 Q度の位相差を持つ2種類の基本電圧ベクトルと対応するゼロベクトルとに与える発生時間比率を前記電圧指令ベクトルに基づき割り付けて6 Q度の位相差を持つ2種類の基本電圧ベクトルと少なくとも1種類のゼロベクトルとを作成する作成手段と、

前記電圧指令ベクトルに対応するゼロベクトルを構成する長さの等しい各12 Q度の位相差を持つ3種類のベクトルを用いて、前記電圧指令ベクトルの発生時間比率を、前記6 Q度の位相差を持つ2種類の基本電圧ベクトルのいずれか一方の基本電圧ベクトルを含み各12 Q度の位相差を持つ3種類の基本電圧ベクトルに分配しそれに基づき各6 Q度の位相差を持つ3種類の基本電圧ベクトルと1種類のゼロベクトルとを前

記6 Q度の位相差を持つ3種類の基本電圧ベクトルのうち、真ん中の基本電圧ベクトルには発生時間比率として所定値を与えて作成する分配手段と、

を備えていることを特徴とする請求項1に記載の3相PWM信号発生装置。

[4] 前記生成手段は、

電圧指令ベクトルを挟む6 0度の位相差を持つ2種類の基本電圧ベクトルと対応するゼロベクトルとに与える発生時間比率を前記電圧指令ベクトルに基づき割り付けて60度の位相差を持つ2種類の基本電圧ベクトルと少なくとも1種類のゼロベクトルとを作成する作成手段と、

前記電圧指令ベクトルに対応するゼロベクトルを構成する長さの等しい各12 Q度の位相差を持つ3種類のベクトルを用いて、前記電圧指令ベクトルの発生時間比率を、前記6 Q度の位相差を持つ2種類の基本電圧ベクトルのいずれか一方の基本電圧ベクトルを含み各12 Q度の位相差を持つ3種類の基本電圧ベクトルに分配しそれに基づき各60度の位相差を持つ3種類の基本電圧ベクトルと1種類のゼロベクトルとを作成する分配手段と、を備え、さらに

前記3相電圧型インバータ装置が駆動する電動機の負荷状態、運転周波数、インバータ回転角の角度範囲の少なくとも一つに基づき、前記作成手段が作成する60度の位相差を持つ2種類の基本電圧ベクトル及び少なくとも1種類のゼロベクトルを用いて3相PWM信号を発生するケースと、前記分配手段が作成する60度の位相差を持つ3種類の基本電圧ベクトル及び1種類のゼロベクトルを用いて3相PWM信号を発生するケースとを切り替える切替手段、

を備えていることを特徴とする請求項1に記載の3相PWM信号発生装置。

[5] 前記生成手段は、

電圧指令ベクトルを挟む6 Q度の位相差を持つ2種類の基本電圧ベクトルと対応するゼロベクトルとに与える発生時間比率を前記電圧指令ベクトルに基づき割り付けて6 Q度の位相差を持つ2種類の基本電圧ベクトルと少なくとも1種類のゼロベクトルとを作成する作成手段と、

前記電圧指令ベクトルに対応するゼロベクトルを構成する長さの等しい各12 Q度の位相差を持つ3種類のベクトルを用いて、前記電圧指令ベクトルの発生時間比率を、

前記6 Q度の位相差を持つ2種類の基本電圧ベクトルのいずれか一方の基本電圧ベクトルを含み各12 Q度の位相差を持つ3種類の基本電圧ベクトルに分配しそれに基づき各60度の位相差を持つ3種類の基本電圧ベクトルと1種類のゼロベクトルとを前記6 Q度の位相差を持つ3種類の基本電圧ベクトルのっち、真ん中の基本電圧ベクトルには発生時間比率として所定値を与えて作成する分配手段とを備え、さらに

前記3相電圧型インバータ装置が駆動する電動機の負荷状態、運転周波数、インバータ回転角の角度範囲の少なくとも一つに基づき、前記作成手段が作成する60度の位相差を持つ2種類の基本電圧ベクトル及び少なくとも1種類のゼロベクトルを用いて3相PWM信号を発生するケースと、前記分配手段が作成する60度の位相差を持つ3種類の基本電圧ベクトル及び1種類のゼロベクトルを用いて3相PWM信号を発生するケースとを切り替える切替手段、

を備えていることを特徴とする請求項1に記載の3相PWM信号発生装置。

[6] 前記生成手段は、

電圧指令ベクトルを挟む6 Q度の位相差を持つ2種類の基本電圧ベクトルと対応するゼロベクトルとに与える発生時間比率を前記電圧指令ベクトルに基づき割り付けて60度の位相差を持つ2種類の基本電圧ベクトルと少なくとも1種類のゼロベクトルとを作成する作成手段と、

前記電圧指令ベクトルに対応するゼロベクトルを構成する長さの等しい各12 Q度の位相差を持つ3種類のベクトルを用いて、前記電圧指令ベクトルの発生時間比率を、前記6 Q度の位相差を持つ2種類の基本電圧ベクトルのいずれか一方の基本電圧ベクトルを含み各12 Q度の位相差を持つ3種類の基本電圧ベクトルに分配し、それに基づき各12 Q度の位相差を持つ3種類の基本電圧ベクトルと少なくとも1種類のゼロベクトルとを作成する分配手段と、

を備えていることを特徴とする請求項1に記載の3相PWM信号発生装置。

[7] 前記生成手段は、

電圧指令ベクトルを挟む60度の位相差を持つ2種類の基本電圧ベクトルと対応するゼロベクトルとに与える発生時間比率を前記電圧指令ベクトルに基づき割り付けて60度の位相差を持つ2種類の基本電圧ベクトルと少なくとも1種類のゼロベクトルとを

作成する作成手段と、

前記電圧指令ベクトルに対応するゼロベクトルを構成する長さの等しい各12 Q度の位相差を持つ3種類のベクトルを用いて、前記電圧指令ベクトルの発生時間比率を、前記6 Q度の位相差を持つ2種類の基本電圧ベクトルのいずれか一方の基本電圧ベクトルを含み各12 Q度の位相差を持つ3種類の基本電圧ベクトルに分配し、それに基づき各120度の位相差を持つ3種類の基本電圧ベクトルと少なくとも1種類のゼロベクトルとを作成する分配手段とを備え、さらに

前記3相電圧型インバータ装置が駆動する電動機の負荷状態、運転周波数、インバータ回転角の角度範囲の少なくとも一つに基づき、前記作成手段が作成する60度の位相差を持つ2種類の基本電圧ベクトル及び少なくとも1種類のゼロベクトルを用いて3相PWM信号を発生するケースと、前記分配手段が作成する120度の位相差を持つ3種類の基本電圧ベクトル及び少なくとも1種類のゼロベクトルを用いて3相PWM信号を発生するケースとを切り替える切替手段、

を備えていることを特徴とする請求項1に記載の3相PWM信号発生装置。

[8] 前記生成手段は、

電圧指令ベクトルを挟む6 Q度の位相差を持つ2種類の基本電圧ベクトルと対応するゼロベクトルとに与える発生時間比率を前記電圧指令ベクトルに基づき割り付けて60度の位相差を持つ2種類の基本電圧ベクトルと少なくとも1種類のゼロベクトルとを作成する作成手段と、

前記電圧指令ベクトルに対応するゼロベクトルを構成する長さの等しい各12 O度の位相差を持つ3種類のベクトルを用いて、前記電圧指令ベクトルの発生時間比率を、前記6 O度の位相差を持つ2種類の基本電圧ベクトルのいずれか一方の基本電圧ベクトルを含み各12 O度の位相差を持つ3種類の基本電圧ベクトルに分配し、それに基づき低速側への運転要求範囲が厳しくない場合は各6 O度の位相差を持つ3種類の基本電圧ベクトルと少なくとも1種類のゼロベクトルとを作成し、低速側への運転要求範囲が厳しい場合は各12 O度の位相差を持つ3種類の基本電圧ベクトルと少なくとも1種類のゼロベクトルとを作成し、低速側への運転要求範囲が厳しい場合は各12 O度の位相差を持つ3種類の基本電圧ベクトルと少なくとも1種類のゼロベクトルとを作成する分配手段と、

を備えていることを特徴とする請求項1に記載の3相PWM信号発生装置。

#### [9] 前記生成手段は、

電圧指令ベクトルを挟む6 Q度の位相差を持つ2種類の基本電圧ベクトルと対応するゼロベクトルとに与える発生時間比率を前記電圧指令ベクトルに基づき割り付けて60度の位相差を持つ2種類の基本電圧ベクトルと少なくとも1種類のゼロベクトルとを作成する作成手段と、

前記電圧指令ベクトルに対応するゼロベクトルを構成する長さの等しい各12 Q度の位相差を持つ3種類のベクトルを用いて、前記電圧指令ベクトルの発生時間比率を、前記6 Q度の位相差を持つ2種類の基本電圧ベクトルのいずれか一方の基本電圧ベクトルを含み各12 Q度の位相差を持つ3種類の基本電圧ベクトルに分配し、それに基づき低速側への運転要求範囲が厳しくない場合は各6 Q度の位相差を持つ3種類の基本電圧ベクトルと少なくとも1種類のゼロベクトルとを作成し、低速側への運転要求範囲が厳しい場合は各12 Q度の位相差を持つ3種類の基本電圧ベクトルと少なくとも1種類のゼロベクトルとを作成し、低速側への運転要求範囲が厳しい場合は各12 Q度の位相差を持つ3種類の基本電圧ベクトルと少なくとも1種類のゼロベクトルとを作成する分配手段とを備え、さらに

前記3相電圧型インバータ装置が駆動する電動機の負荷状態、運転周波数、インバータ回転角の角度範囲の少なくとも一つに基づき、前記作成手段が作成する60度の位相差を持つ2種類の基本電圧ベクトル及び少なくとも1種類のゼロベクトルを用いて3相PWM信号を発生するケースと、前記分配手段が作成する60度の位相差を持つ3種類の基本電圧ベクトル及び1種類のゼロベクトルと120度の位相差を持つ3種類の基本電圧ベクトル及び1種類のゼロベクトルと120度の位相差を持つ3種類の基本電圧ベクトル及び少なくとも1種類のゼロベクトルとを切り替えて用いて3相PWM信号を発生するケースとを切り替える切替手段、

を備えていることを特徴とする請求項7に記載の3相PWM信号発生装置。

[10] 半導体ス不ッチング素子を用いた3相電圧型インバータ装置において、

前記半導体ス不ッチング素子によるス不ッチングモードを規定する3相のPWM信号を3種類の基本電圧ベクトルと2種類のゼロベクトルとの組み合わせによって生成する生成手段、

を備えていることを特徴とする3相PWM信号発生装置。

[11] 前記生成手段は、

電圧指令ベクトルを挟む60度の位相差を持つ2種類の基本電圧ベクトルと対応す

るゼロベクトルとに与える発生時間比率を前記電圧指令ベクトルに基づき割り付けて 6 Q度の位相差を持つ2種類の基本電圧ベクトルと少なくとも1種類のゼロベクトルとを 作成する作成手段と、

前記電圧指令ベクトルに対応するゼロベクトルを構成する長さの等しい各12 Q度の位相差を持つ3種類のベクトルを用いて、前記電圧指令ベクトルの発生時間比率を、前記6 Q度の位相差を持つ2種類の基本電圧ベクトルのいずれか一方の基本電圧ベクトルを含み各12 Q度の位相差を持つ3種類の基本電圧ベクトルに分配しそれに基づき各6 Q度の位相差を持つ3種類の基本電圧ベクトルと2種類のゼロベクトルとを作成する分配手段と、

を備えていることを特徴とする請求項10に記載の3相PWM信号発生装置。

[12] 前記生成手段は、

電圧指令ベクトルを挟む6 Q度の位相差を持つ2種類の基本電圧ベクトルと対応するゼロベクトルとに与える発生時間比率を前記電圧指令ベクトルに基づき割り付けて6 Q度の位相差を持つ2種類の基本電圧ベクトルと少なくとも1種類のゼロベクトルとを作成する作成手段と、

前記電圧指令ベクトルに対応するゼロベクトルを構成する長さの等しい各12 Q度の位相差を持つ3種類のベクトルを用いて、前記電圧指令ベクトルの発生時間比率を、前記6 Q度の位相差を持つ2種類の基本電圧ベクトルのいずれか一方の基本電圧ベクトルを含み各12 Q度の位相差を持つ3種類の基本電圧ベクトルに分配しそれに基づき各6 Q度の位相差を持つ3種類の基本電圧ベクトルと2種類のゼロベクトルとを前記2種類のゼロベクトルに与える発生時間比率を所定の割合で変更しつつ作成する分配手段と、

を備えていることを特徴とする請求項10に記載の3相PWM信号発生装置。

[13] 前記生成手段は、

電圧指令ベクトルを挟む6 Q度の位相差を持つ2種類の基本電圧ベクトルと対応するゼロベクトルとに与える発生時間比率を前記電圧指令ベクトルに基づき割り付けて6 Q度の位相差を持つ2種類の基本電圧ベクトルと少なくとも1種類のゼロベクトルとを作成する作成手段と、

前記電圧指令ベクトルに対応するゼロベクトルを構成する長さの等しい各12 Q度の位相差を持つ3種類のベクトルを用いて、前記電圧指令ベクトルの発生時間比率を、前記6 Q度の位相差を持つ2種類の基本電圧ベクトルのいずれか一方の基本電圧ベクトルを含み各12 Q度の位相差を持つ3種類の基本電圧ベクトルに分配しそれに基づき各60度の位相差を持つ3種類の基本電圧ベクトルと2種類のゼロベクトルとを前記6 Q度の位相差を持つ3種類の基本電圧ベクトルのっち、真ん中の基本電圧ベクトルには発生時間比率として所定値を与えて作成する分配手段と、

を備えていることを特徴とする請求項10に記載の3相PWM信号発生装置。

[14] 前記生成手段は、

電圧指令ベクトルを挟む6 Q度の位相差を持つ2種類の基本電圧ベクトルと対応するゼロベクトルとに与える発生時間比率を前記電圧指令ベクトルに基づき割り付けて6 Q度の位相差を持つ2種類の基本電圧ベクトルと少なくとも1種類のゼロベクトルとを作成する作成手段と、

前記電圧指令ベクトルに対応するゼロベクトルを構成する長さの等しい各12 Q度の位相差を持つ3種類のベクトルを用いて、前記電圧指令ベクトルの発生時間比率を、前記6 Q度の位相差を持つ2種類の基本電圧ベクトルのいずれか一方の基本電圧ベクトルを含み各12 Q度の位相差を持つ3種類の基本電圧ベクトルに分配しそれに基づき各60度の位相差を持つ3種類の基本電圧ベクトルと2種類のゼロベクトルとを前記6 Q度の位相差を持つ3種類の基本電圧ベクトルのっち、真ん中の基本電圧ベクトルには発生時間比率として所定値を与えるとともに前記2種類のゼロベクトルに与える発生時間比率を所定の割合で変更しつつ作成する分配手段と、

を備えていることを特徴とする請求項10に記載の3相PWM信号発生装置。

[15] 前記生成手段は、

電圧指令ベクトルを挟む6 Q度の位相差を持つ2種類の基本電圧ベクトルと対応するゼロベクトルとに与える発生時間比率を前記電圧指令ベクトルに基づき割り付けて6 Q度の位相差を持つ2種類の基本電圧ベクトルと少なくとも1種類のゼロベクトルとを作成する作成手段と、

前記電圧指令ベクトルに対応するゼロベクトルを構成する長さの等しい各12 0度の

位相差を持つ3種類のベクトルを用いて、前記電圧指令ベクトルの発生時間比率を、前記60度の位相差を持つ2種類の基本電圧ベクトルのいずれか一方の基本電圧ベクトルを含み各120度の位相差を持つ3種類の基本電圧ベクトルに分配しそれに基づき各60度の位相差を持つ3種類の基本電圧ベクトルと2種類のゼロベクトルとを作成する分配手段とを備え、さらに

前記3相電圧型インバータ装置が駆動する電動機の負荷状態、運転周波数、インバータ回転角の角度範囲の少なくとも一つに基づき、前記作成手段が作成する60度の位相差を持つ2種類の基本電圧ベクトル及び少なくとも1種類のゼロベクトルを用いて3相PWM信号を発生するケースと、前記分配手段が作成する120度の位相差を持つ3種類の基本電圧ベクトル及び2種類のゼロベクトルを用いて3相PWM信号を発生するケースとを切り替える切替手段、

を備えていることを特徴とする請求項10に記載の3相PWM信号発生装置。

#### [16] 前記生成手段は、

電圧指令ベクトルを挟む6 Q度の位相差を持つ2種類の基本電圧ベクトルと対応するゼロベクトルとに与える発生時間比率を前記電圧指令ベクトルに基づき割り付けて60度の位相差を持つ2種類の基本電圧ベクトルと少なくとも1種類のゼロベクトルとを作成する作成手段と、

前記電圧指令ベクトルに対応するゼロベクトルを構成する長さの等しい各12 Q度の位相差を持つ3種類のベクトルを用いて、前記電圧指令ベクトルの発生時間比率を、前記6 Q度の位相差を持つ2種類の基本電圧ベクトルのいずれか一方の基本電圧ベクトルを含み各12 Q度の位相差を持つ3種類の基本電圧ベクトルに分配しそれに基づき各60度の位相差を持つ3種類の基本電圧ベクトルと2種類のゼロベクトルとを前記2種類のゼロベクトルに与える発生時間比率を所定の割合で変更しつつ作成する分配手段とを備え、さらに

前記3相電圧型インバータ装置が駆動する電動機の負荷状態、運転周波数、インバータ回転角の角度範囲の少なくとも一つに基づき、前記作成手段が作成する60度の位相差を持つ2種類の基本電圧ベクトル及び少なくとも1種類のゼロベクトルを用いて3相PWM信号を発生するケースと、前記分配手段が作成する120度の位相

差を持つ3種類の基本電圧ベクトル及び2種類のゼロベクトルを用いて3相PWM信号を発生するケースとを切り替える切替手段、

を備えていることを特徴とする請求項10に記載の3相PWM信号発生装置。

[17] 前記生成手段は、

電圧指令ベクトルを挟む6 Q度の位相差を持つ2種類の基本電圧ベクトルと対応するゼロベクトルとに与える発生時間比率を前記電圧指令ベクトルに基づき割り付けて60度の位相差を持つ2種類の基本電圧ベクトルと少なくとも1種類のゼロベクトルとを作成する作成手段と、

前記電圧指令ベクトルに対応するゼロベクトルを構成する長さの等しい各12 Q度の位相差を持つ3種類のベクトルを用いて、前記電圧指令ベクトルの発生時間比率を、前記6 Q度の位相差を持つ2種類の基本電圧ベクトルのいずれか一方の基本電圧ベクトルを含み各12 Q度の位相差を持つ3種類の基本電圧ベクトルに分配しそれに基づき各6 Q度の位相差を持つ3種類の基本電圧ベクトルと2種類のゼロベクトルとを前記6 Q度の位相差を持つ3種類の基本電圧ベクトルと2種類のゼロベクトルとを前記6 Q度の位相差を持つ3種類の基本電圧ベクトルのっち、真ん中の基本電圧ベクトルには発生時間比率として所定値を与えて作成する分配手段とを備え、さらに

前記3相電圧型インバータ装置が駆動する電動機の負荷状態、運転周波数、インバータ回転角の角度範囲の少なくとも一つに基づき、前記作成手段が作成する60度の位相差を持つ2種類の基本電圧ベクトル及び少なくとも1種類のゼロベクトルを用いて3相PWM信号を発生するケースと、前記分配手段が作成する120度の位相差を持つ3種類の基本電圧ベクトル及び2種類のゼロベクトルを用いて3相PWM信号を発生するケースとを切り替える切替手段、

を備えていることを特徴とする請求項10に記載の3相PWM信号発生装置。

[18] 前記生成手段は、

電圧指令ベクトルを挟む6 Q度の位相差を持つ2種類の基本電圧ベクトルと対応するゼロベクトルとに与える発生時間比率を前記電圧指令ベクトルに基づき割り付けて6 Q度の位相差を持つ2種類の基本電圧ベクトルと少なくとも1種類のゼロベクトルとを作成する作成手段と、

前記電圧指令ベクトル に対応 するゼロベクトル を構成 する長さの等 しい各12 0度の

位相差を持つ3種類のベクトルを用いて、前記電圧指令ベクトルの発生時間比率を、前記6 0度の位相差を持つ2種類の基本電圧ベクトルのいずれか一方の基本電圧ベクトルを含み各12 0度の位相差を持つ3種類の基本電圧ベクトルに分配しそれに基づき各6 0度の位相差を持つ3種類の基本電圧ベクトルと2種類のゼロベクトルとを前記6 0度の位相差を持つ3種類の基本電圧ベクトルのっち、真ん中の基本電圧ベクトルには発生時間比率として所定値を与えるとともに前記2種類のゼロベクトルに与える発生時間比率を所定の割合で変更しつつ作成する分配手段とを備え、さらに

前記3相電圧型インバータ装置が駆動する電動機の負荷状態、運転周波数、インバータ回転角の角度範囲の少なくとも一つに基づき、前記作成手段が作成する60度の位相差を持つ2種類の基本電圧ベクトル及び少なくとも1種類のゼロベクトルを用いて3相PWM信号を発生するケースと、前記分配手段が作成する120度の位相差を持つ3種類の基本電圧ベクトル及び2種類のゼロベクトルを用いて3相PWM信号を発生するケースとを切り替える切替手段、

を備えていることを特徴とする請求項10に記載の3相PWM信号発生装置。

[19] 半導体ス不少チング素子を用いた3相電圧型インバータ装置において、

前記半導体ス不ッチング素子によるス不ッチングモードを規定する3相のPWM信号を3種類の基本電圧ベクトルと1種類のゼロベクトルとの組み合わせと、3種類の基本電圧ベクトルと2種類のゼロベクトルとの組み合わせとによって生成する生成手段、

を備えていることを特徴とする3相PWM信号発生装置。

[20] 前記生成手段は、

電圧指令ベクトルを挟む6 Q度の位相差を持つ2種類の基本電圧ベクトルと対応するゼロベクトルとに与える発生時間比率を前記電圧指令ベクトルに基づき割り付けて60度の位相差を持つ2種類の基本電圧ベクトルと少なくとも1種類のゼロベクトルとを作成する作成手段と、

前記電圧指令ベクトルに対応するゼロベクトルを構成する長さの等しい各12 Q度の位相差を持つ3種類のベクトルを用いて、前記電圧指令ベクトルの発生時間比率を、前記6 Q度の位相差を持つ2種類の基本電圧ベクトルのいずれか一方の基本電圧ベクトルを含み各12 Q度の位相差を持つ3種類の基本電圧ベクトルに分配し、それに

基づき、各6 Q度の位相差を持つ3種類の基本電圧ベクトル及び1種類のゼロベクトルと、各6 Q度の位相差を持つ3種類の基本電圧ベクトル及び2種類のゼロベクトルとを切り替えて作成する分配手段と、

を備えていることを特徴とする請求項19に記載の3相PWM信号発生装置。

[21] 前記生成手段は、

電圧指令ベクトルを挟む6 Q度の位相差を持つ2種類の基本電圧ベクトルと対応するゼロベクトルとに与える発生時間比率を前記電圧指令ベクトルに基づき割り付けて6 Q度の位相差を持つ2種類の基本電圧ベクトルと少なくとも1種類のゼロベクトルとを作成する作成手段と、

前記電圧指令ベクトルに対応するゼロベクトルを構成する長さの等しい各12 0度の位相差を持つ3種類のベクトルを用いて、前記電圧指令ベクトルの発生時間比率を、前記6 0度の位相差を持つ2種類の基本電圧ベクトルのいずれか一方の基本電圧ベクトルを含み各12 0度の位相差を持つ3種類の基本電圧ベクトルに分配し、それに基づき、各6 0度の位相差を持つ3種類の基本電圧ベクトル及び1種類のゼロベクトルと、各6 0度の位相差を持つ3種類の基本電圧ベクトル及び2種類のゼロベクトルと、各6 0度の位相差を持つ3種類の基本電圧ベクトル及び2種類のゼロベクトルとを切り替えて作成するとともに、前記2種類のゼロベクトルに与える発生時間比率を所定の割合で変更する分配手段と、

を備えていることを特徴とする請求項19に記載の3相PWM信号発生装置。

[22] 前記生成手段は、

電圧指令ベクトルを挟む6 Q度の位相差を持つ2種類の基本電圧ベクトルと対応するゼロベクトルとに与える発生時間比率を前記電圧指令ベクトルに基づき割り付けて60度の位相差を持つ2種類の基本電圧ベクトルと少なくとも1種類のゼロベクトルとを作成する作成手段と、

前記電圧指令ベクトルに対応するゼロベクトルを構成する長さの等しい各12 0度の位相差を持つ3種類のベクトルを用いて、前記電圧指令ベクトルの発生時間比率を、前記6 0度の位相差を持つ2種類の基本電圧ベクトルのいずれか一方の基本電圧ベクトルを含み各12 0度の位相差を持つ3種類の基本電圧ベクトルに分配し、それに基づき、各6 0度の位相差を持つ3種類の基本電圧ベクトル及び1種類のゼロベクト

ルと、各6 Q度の位相差を持つ3種類の基本電圧ベクトル及び2種類のゼロベクトルとを切り替えて作成する分配手段とを備え、さらに

前記3相電圧型インバータ装置が駆動する電動機の負荷状態、運転周波数、インバータ回転角の角度範囲の少なくとも一つに基づき、前記作成手段が作成する60度の位相差を持つ2種類の基本電圧ベクトル及び少なくとも1種類のゼロベクトルを用いて3相PWM信号を発生するケースと、前記分配手段が作成する60度の位相差を持つ3種類の基本電圧ベクトル及び1種類のゼロベクトルと60度の位相差を持つ3種類の基本電圧ベクトル及び2種類のゼロベクトルとを切り替えて用いて3相PWM信号を発生するケースとを切り替える切替手段、

を備えていることを特徴とする請求項19に記載の3相PWM信号発生装置。

#### [23] 前記生成手段は、

電圧指令ベクトルを挟む6 Q度の位相差を持つ2種類の基本電圧ベクトルと対応するゼロベクトルとに与える発生時間比率を前記電圧指令ベクトルに基づき割り付けて60度の位相差を持つ2種類の基本電圧ベクトルと少なくとも1種類のゼロベクトルとを作成する作成手段と、

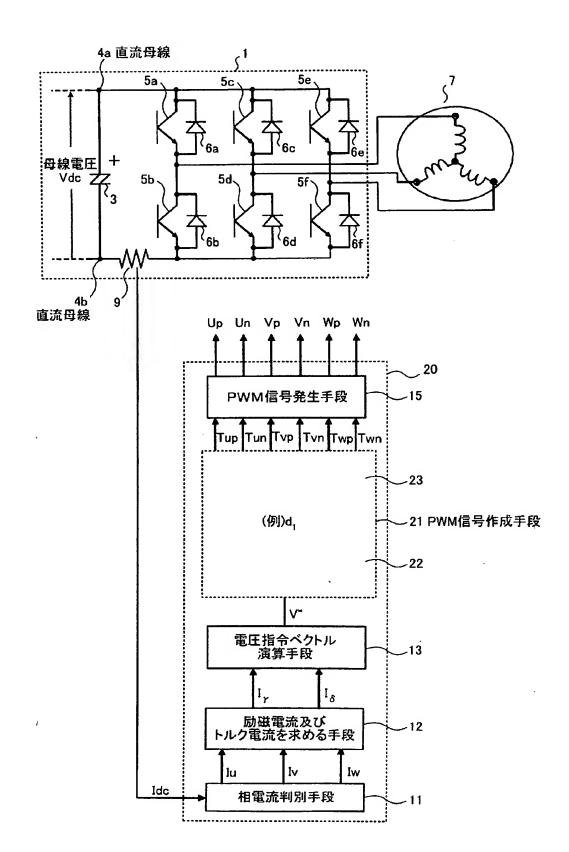
前記電圧指令ベクトルに対応するゼロベクトルを構成する長さの等しい各12 Q度の位相差を持つ3種類のベクトルを用いて、前記電圧指令ベクトルの発生時間比率を、前記6 Q度の位相差を持つ2種類の基本電圧ベクトルのいずれか一方の基本電圧ベクトルを含み各12 Q度の位相差を持つ3種類の基本電圧ベクトルに分配し、それに基づき、各6 Q度の位相差を持つ3種類の基本電圧ベクトル及び1種類のゼロベクトルと、各6 Q度の位相差を持つ3種類の基本電圧ベクトル及び2種類のゼロベクトルと、各6 Q度の位相差を持つ3種類の基本電圧ベクトル及び2種類のゼロベクトルとを切り替えて作成するとともに、前記2種類のゼロベクトルに与える発生時間比率を所定の割合で変更する分配手段とを備え、さらに

前記作成手段が作成する6 Q度の位相差を持つ2種類の基本電圧ベクトル及び少なくとも1種類のゼロベクトルを用いて3相PWM信号を発生するケースと、前記分配手段が作成する6 Q度の位相差を持つ3種類の基本電圧ベクトル及び1種類のゼロベクトルと60度の位相差を持つ3種類の基本電圧ベクトル及び2種類のゼロベクトルと60度の位相差を持つ3種類の基本電圧ベクトル及び2種類のゼロベクトルとを切り替えて用いて3相PWM信号を発生するケースとを切り替える切替手段、

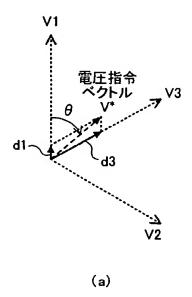
WO 2006/022142 54 PCT/JP2005/014658

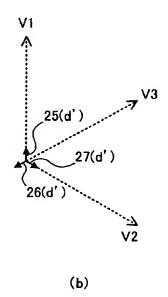
を備えていることを特徴とする請求項19に記載の3相PWM信号発生装置。

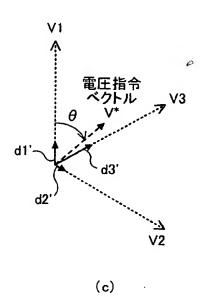
[図1]



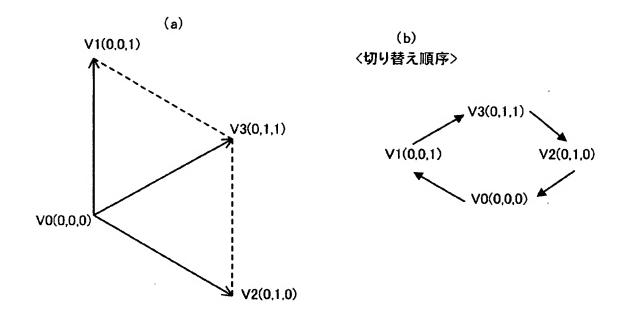
[図2]



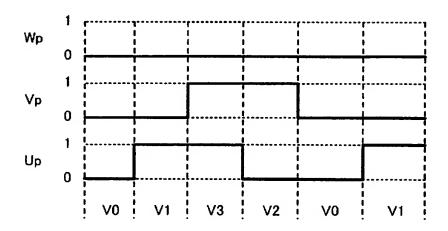




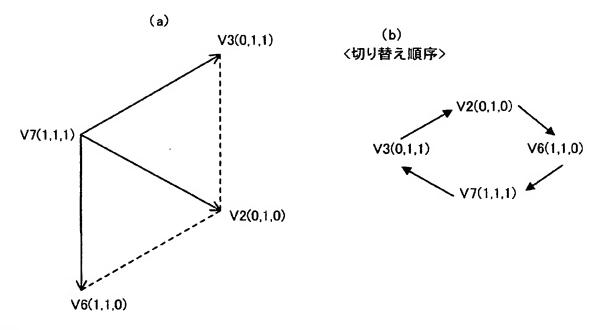
[図3]



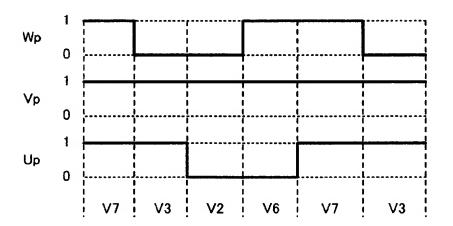
[図4]



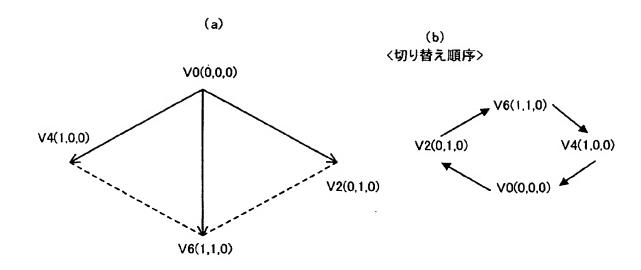
[図5]



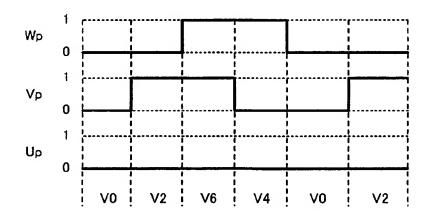
[図6]



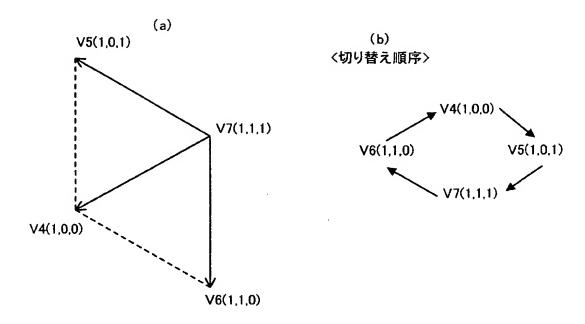
[図7]



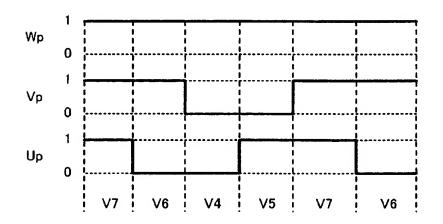
[图8]



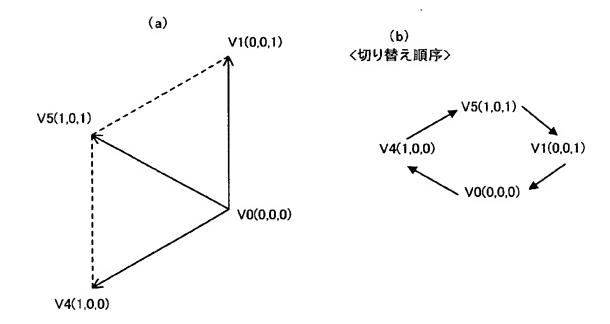
[図9]



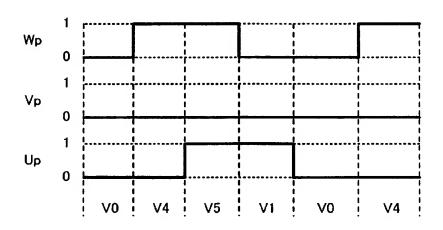
[図10]



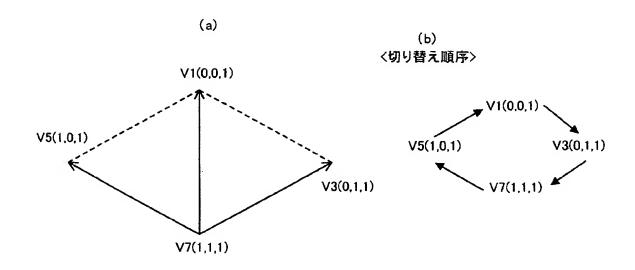
[図11]



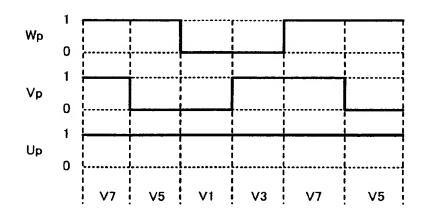
[図12]



[図13]



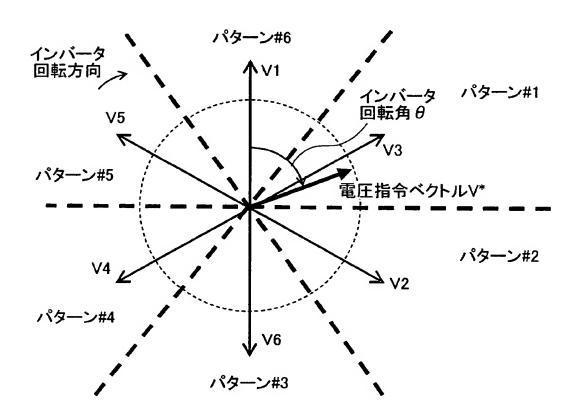
[図14]



## [図15-1]

インバータ回転角 θ [度]	パターン
0以上、30未満	#6
30以上、90未満	. #1
90以上、150未満	#2
150以上、210未満	#3
210以上、270未満	#4
270以上、330未満	#5
330以上、360未満	#6

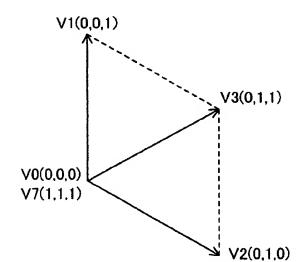
# [図15-2]



## [図16]

(1)

(2)



〈切り替え順序 (パターン#21)〉

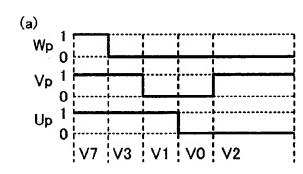
(a)V7 ⇔ V3 ⇔ V1 ⇔ V0 ⇔ V2

(b)V7⇒V3⇒V1⇒V0⇒V2⇒V3

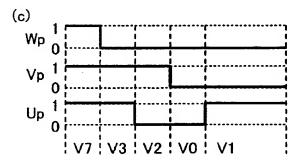
(c)V7 今 V3 今 V2 今 V0 今 V1

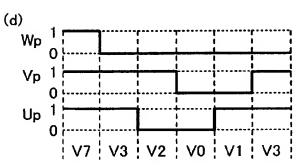
(d)V7⇔V3⇔V2⇔V0⇔V1⇔V3

# [図17]



(b)
Wp 0
Vp 1
Up 1
V7 V3 V1 V0 V2 V3

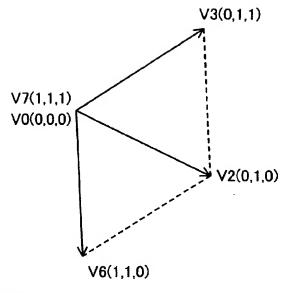




[図18]

(1)

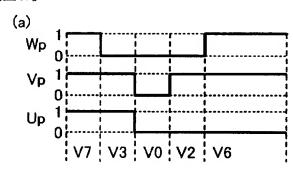
(2)

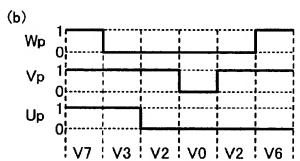


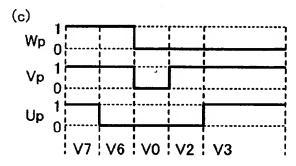
〈切り替え順序 (パターン#22)〉

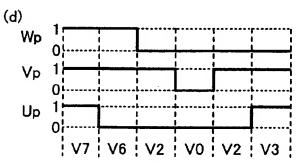
- (a)V7 ⇔ V3 ⇔ V0 ⇔ V2 ⇔ V6
- (b)V7 ⇒ V3 ⇒ V2 ⇒ V0 ⇒ V2 ⇒ V6
- (c)V7⇔V6⇔V0⇔V2⇔V3
- (d)V7 <>> V6 <>> V2 <>> V0 <>> V2 <>> V3

[図19]





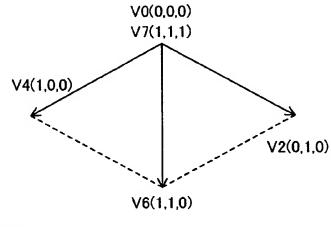




[図20]

(1)

〈切り替え順序 (パターン#23)〉



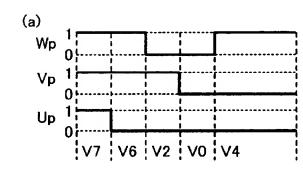
(a)V7 ⇔ V6 ⇔ V2 ⇔ V0 ⇔ V4

(b)V7 ⇔ V6 ⇔ V2 ⇔ V0 ⇔ V4 ⇔ V6

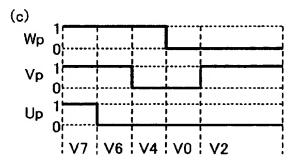
(c)V7⇔V6⇔V4⇔V0⇔V2

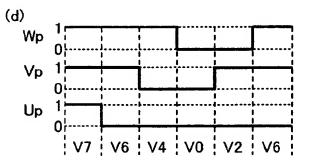
(d)V7⇔V6⇔V4⇔V0⇔V2⇔V6

[図21]



(b)
Wp 1
Vp 1
Up 1
V7 V6 V2 V0 V4 V6

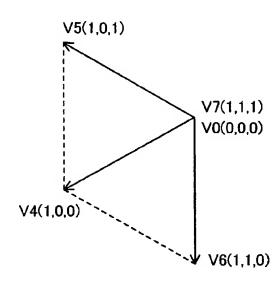




[図22]

(1)

(2)



〈切り替え順序 (パターン#24)〉

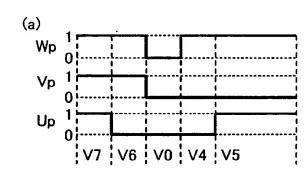
(a)V7 <> V6 <> V0 <> V4 <> V5

(b)V7 ⇒ V6 ⇒ V4 ⇒ V0 ⇒ V4 ⇒ V5

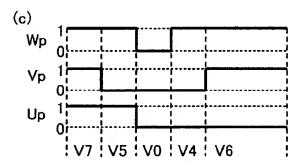
(c)V7⇔V5⇔V0⇔V4⇔V6

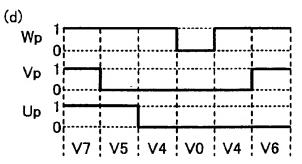
(d)V7 ⇒ V5 ⇒ V4 ⇒ V0 ⇒ V4 ⇒ V6

[図23]



(b)
Wp 0
Vp 1
Up 0
V7 V6 V4 V0 V4 V5

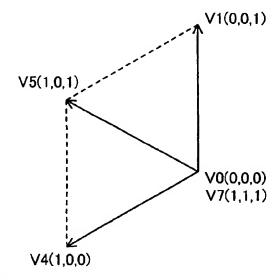




## [図24]

(1)

(2)



## 〈切り替え順序 (パターン#25)〉

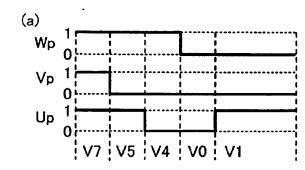
(a)V7 <> V5 <> V4 <> V0 <> V1

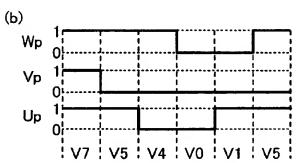
(b)V7⇒V5⇒V4⇒V0⇒V1⇒V5

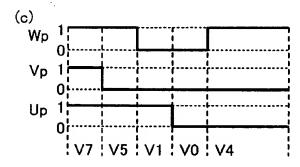
(c)V7⇔V5⇔V1⇔V0⇔V4

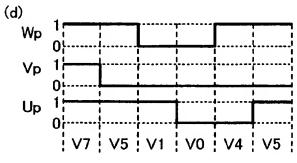
(d)V7⇔V5⇔V1⇔V0⇔V4⇔V5

#### [図25]









## [図26]

(1)

(2)

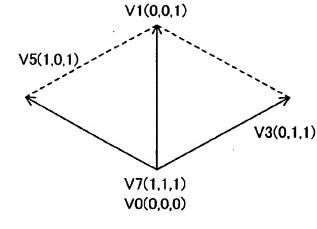
## <切り替え順序 (パターン#26)>

(a)V7 ⇔ V5 ⇔ V0 ⇔ V1 ⇔ V3

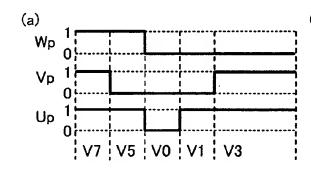
(b)V7⇒V5⇒V1⇒V0⇒V1⇒V3

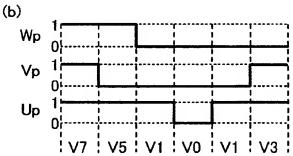
(c)V7⇔V3⇔V0⇔V1⇔V5

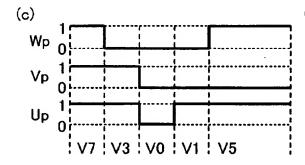
(d)V7⇔V3⇔V1⇔V0⇔V1⇔V5

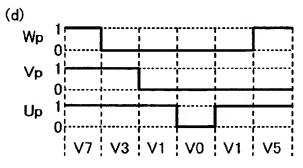


# [図27]



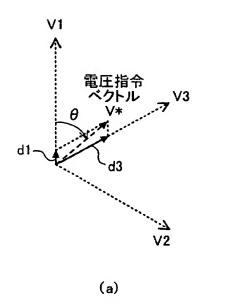


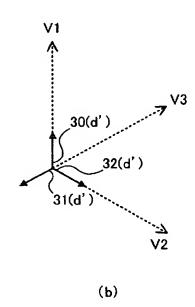


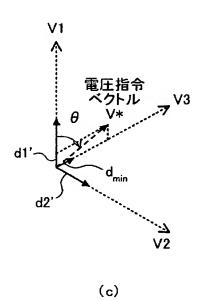


16/25

[図28]

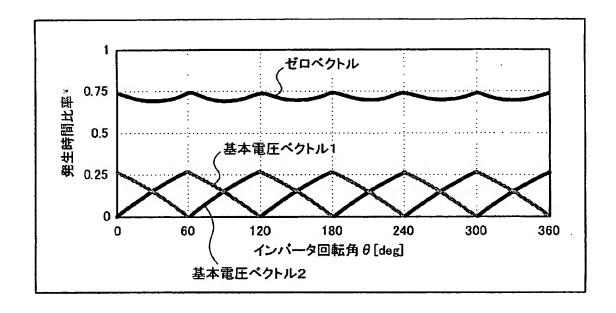




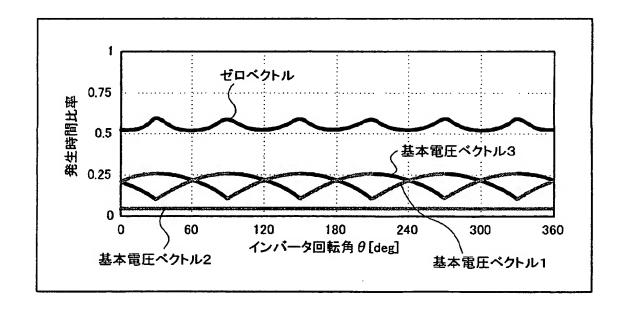


WO 2006/022142 17/25 PCT/JP2005/014658

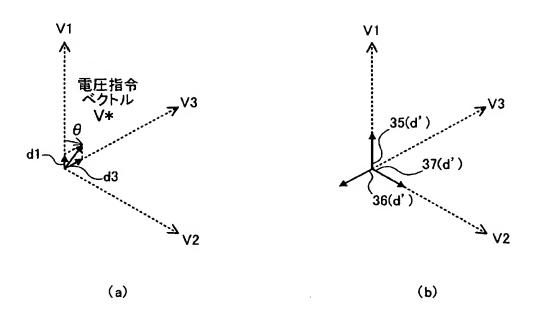
[図29-1]

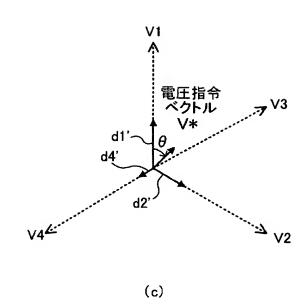


[図29-2]

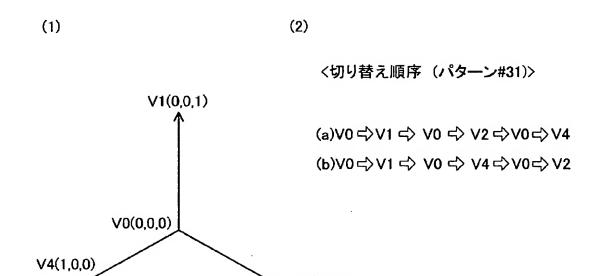


[図30]



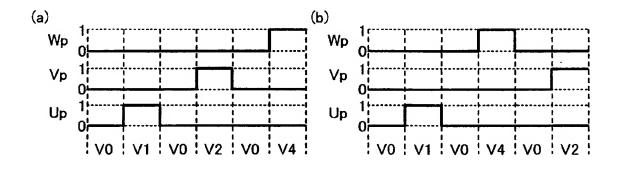


[図31]



✓ V2(0,1,0)

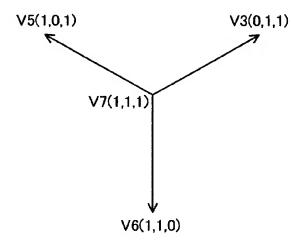
[図32]



[図33]

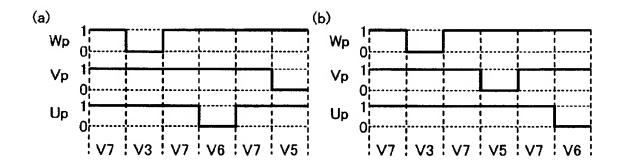


〈切り替え順序 (パターン#32)〉



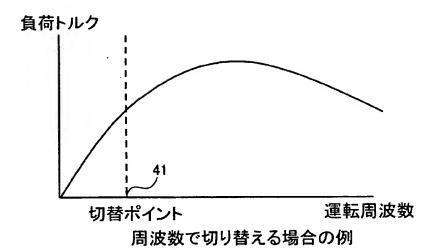
(a)V7 ⇔V3 ⇔ V7 ⇔ V6 ⇔V7 ⇔ V5 (b)V7 ⇔ V3 ⇔ V7 ⇔ V5 ⇔ V7 ⇔ V6

[図34]

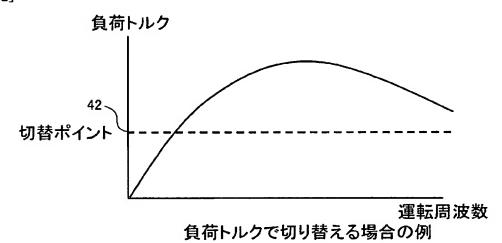


WO 2006/022142

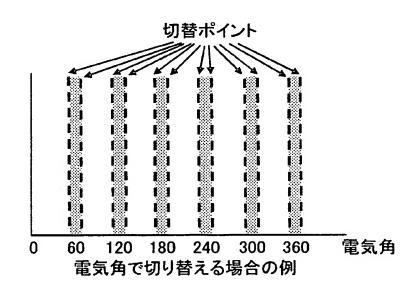
[図35-1]



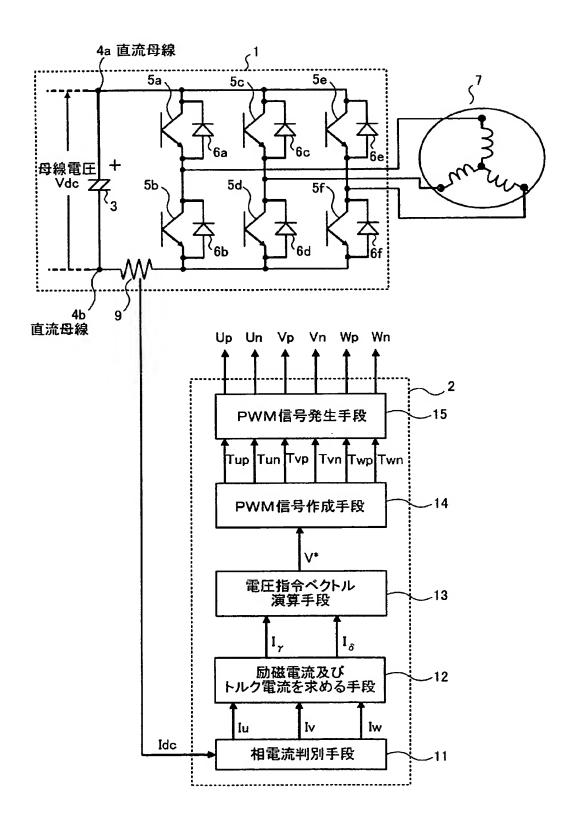
[図35-2]



[図35-3]



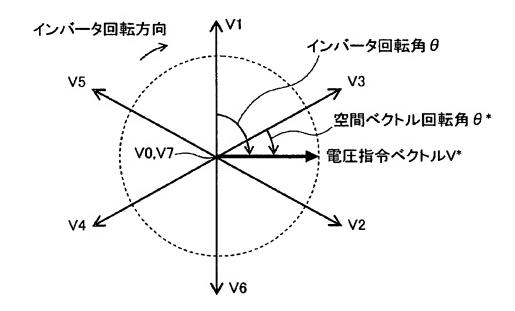
## [図36]



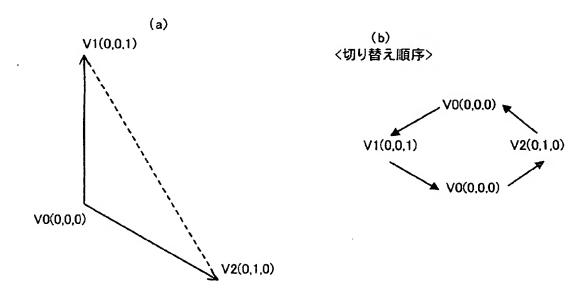
[図37]

基本電圧ベクトル	Wp (W相正側 スイッチング 素子 論理状態)	Vp (V相正側 スイッチング・素子 論理状態)	Up (U相正側 スイッチング素子 論理状態)	観測可能 相電流
V0	0	0	0	観測不可
V1	0	0	1	Iu
V2	0	1	0	lv
V3	0	1	1	-Iw
V4	1	0	0	Iw
V5	1	0	1	-Iv
V6	1	1	0	− <b>I</b> u
V7	1	1	1	観測不可

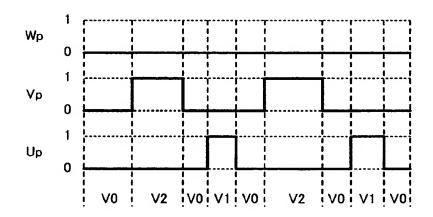
## [図38]



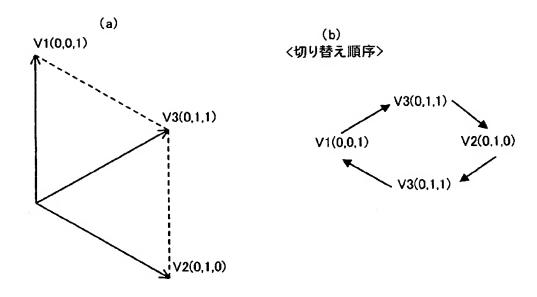
[図39]



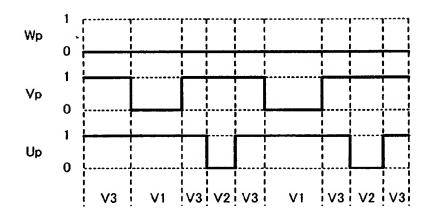
[図40]



[図41]



[図42]



#### INTERNATIONAL SEARCH REPORT

International application No.

		PCT/JE	2005/014658	
	CATION OF SUBJECT MATTER 7 H02 M7/48			
Int . a	H02M //48			
According to Int	ernational P tent Classific tion (IPC) or & both nationa	l alassification and IDC		
	· · ·	i classification and IPC		
B. FIELDS SE	ARCHED nentation searched (classific tion system 山llowed by cla	assification symbols)		
Int . Cl	H02M7/48	assine non symbols)		
Documentation s Jitsuyo Kokai Jit		nt that such documen <sub>养</sub> are included 面 suyo Shinan Toroku Koho <del>c</del> oku Jitsuyo Shinan Kcho	the fields searched 1996-2005 1994-2005	
Elccttonic d tab	ase consulted dur面g the 面ternational search (name of	data base and, where practicable, search	terms used)	
C. DOCUMEN	TS CONSIDERED TO BE RELEVANT			
Category	Citation of document, with indication, where ap	propriate, of the relevant passages	Relevant to claim No.	
A	09 May, 2003 (09.05.03), & US 6459601 Bl & CN	Electric Corp.),	1-23	
A	& CA 2377112 A  JP 7-143799 A (Isao TAKAHASHI Co., Ltd.), 02 June, 1995 (02.06.95), (Family: none)	I, Sanken Electric	1-23	
Further do	ocuments are listed in the continuation of Box C.	See p tent family annex.		
* Special categoπes of cited documents:  "A" document defining the general state of the art which is not considered to be of particular relevance  "E" earlier application or patent but published on or after the international filing date  "L" document which may throw doubts on pπoπty claim(s) or which is		<ul> <li>"T" later document published after the international filing date or pποπty date and not in conflict with the application but cited to understand the pπnciple or theory underlying the invention</li> <li>"X" document of particular relevance; the claimed invention cannot be considered novel or cannot be considered to involve an inventive step when the document is taken alone</li> <li>"Y" document of particular relevance; the claimed invention cannot be considered to involve an inventive step when the document is combined with one or more other such documents, such combination being obvious to a person skilled in the art</li> <li>"&amp;" document member of the same patent family</li> </ul>		
Date of the actua 3 0 Augus	of the international search (30.08.05)	Date of mailing of the international so 13 September, 2005		
	ng address of the ISA/ ee Patent Office	Authorized officer		
Facsimile No. Telephone No. Telephone No.				
1 OHE FOLKSA/21	O (SCCOIN SUCCI) (JANUALY 2004)			

#### 国際調査報告

A. 発明の属する分野の分類(国際特許分類(IPC))

Int.Ci.7 H02M7/48

B. 調査を行った分野

調査を行った最小限資料 (国際特許分類 (IPC) )

Int Cl.7 H02M7/48

最小限資料以外の資料で調査を行った分野に含まれるもの

日本国実用新案公報日本国公開実用新案公報

1922-1996 年 1971-200 5年

日本国実用新案登録公報

199 6-2005 年

日本国登録実用新案公報

1994-2005 年

国際調査で使用した電子データベース ゲータベースの名称、調査に使用した用語)

C. 関連すると認められる文献

し、 関連すると認められる文献				
引用文献の カテゴリーホ	引用文献名 及び一部の箇所が関連するどき注、その関連する箇所の表示	関連する 請求の範囲の番号		
A	JP 2003-134845 A 仨菱電機株式会社) 09. 05. 2003 & US 6459601 Bl 及 CN 1412926 A & CA 2377112 A	1 - 2 3		
Α	JP 7-143799 A (高橋勲、サンケン電気株式会社) 02.06.1995 <i>(7</i> ァミリーなし)	1 - 2 3		

#### 『 C欄の続きにも文献が列挙されている。

r パテントファミリーに関する別紙を参照。

- \* 引用文献のカテゴリー
- 「TA」特に関連のある文献ではなく、一般的技術水準を示す もの
- IEJ 国際出願 日前の出願 または特許であるが、国際出願 日 以後に公表されたもの
- ILJ優先権主張に疑義を提起する文献又は他の文献の発行 日若しくは他の特別な理由を確立するために引用す る文献(理由を付す)
- 「oj ロ頭による開示、使用、展示等に言及する文献
- rpj 国際出願日前で、かつ優先権の主張の基礎となる出願

- の日の役に公表された文献
- ITJ 国際出願 日又は優先 日後に公表 された文献であって 出願と矛盾するものではなく、発明の原理又は理論 の理解のために引用するもの
- IX」特に関連のある文献であって、当議文献のみで発明 の新規性又は進歩性がないと考えられるもの
- IY J 特に関連のある文献であって、当議文献と他の1以上の文献との、当業者にとって自明である組合せによって進歩性がないと考えられるもの
- № J 同一パテントファミリー文献

国際調査を完了した日

30.08.2005

国際調査報告の発送 日

13. 09.2005

国際調査機関の名称及びあて先

日本国特許庁 (ISA/JP) 郵便番号100-8915 東京都千代田区霞が関三丁目4番3号 特許庁審査官(権限のある職員)

3V 8718

川端 修